



mikron

МИКРОСХЕМЫ

ПАО «МИКРОН»

2020



ОБРАЩЕНИЕ
ГЕНЕРАЛЬНОГО
ДИРЕКТОРА
ПАО «МИКРОН»
ГУЛЬНАРЫ
ХАСЬЯНОВОЙ

Уважаемые коллеги!

Микроэлектроника – физическая основа цифрового мира. Электронные компоненты обеспечивают функционал аппаратных и программных комплексов, необходимый для безопасности и суверенитета страны.

Микрон является крупнейшим производителем и экспортером микроэлектроники в России и предлагает широкую продуктовую линейку микросхем специального и промышленного назначения. В настоящем каталоге представлены все основные серийные изделия, а также микросхемы, освоение которых завершится в 2020 г. Кроме того мы производим интегральные схемы для защищенных носителей данных, идентификационных, платежных и транспортных документов, управления питанием, решения и устройства интернета вещей и RFID-маркировки для различных отраслей цифровой экономики.

В рамках развития номенклатуры выпускаемых микросхем предприятие имеет возможность освоить новые изделия в соответствии с Вашими актуальными потребностями для интеграции в проектируемую аппаратуру.

От лица коллектива Микрона выражаю Вам свое уважение и уверенность в успехе нашего сотрудничества, которое служит интересам будущего России.

Г.Ш.Хасьянова
Генеральный директор ПАО «Микрон»

МИКРОСХЕМЫ ПАО «МИКРОН»

	Номенклатурный перечень	4
	Микропроцессоры и контроллеры	6
	Микросхемы памяти	21
	ПЛИС	26
	АЦП	31
	Операционные усилители	43
	Компараторы	46
	БМК	59
	Прочие микросхемы	68
	Изделия малой степени интеграции	68

НОМЕНКЛАТУРНЫЙ ПЕРЕЧЕНЬ

ОБОЗНАЧЕНИЕ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	КОРПУС	ДОКУМЕНТАЦИЯ	ПОСТАВКА	ПРИЁМКА	СТР
Микропроцессоры и контроллеры						
1892BM16T	Цифровой двухядерный сигнальный процессор	4245. 240-6	АЕНВ.431280.081ТУ	Да	ВП	
1892BM17Ф	Цифровой двухядерный сигнальный процессор	6118.416-А	АЕНВ.431280.082ТУ	Да	ВП	
1892BM18Ф	Цифровой трехядерный сигнальный процессор	6118.416-А	АЕНВ.431280.083ТУ	Да	ВП	
1931BA018	Микросхема потоковой обработки информации	МК 8304.624-1	АЕНВ.431260.564ТУ	2020г.	ВП	
1931BK024	Микросхема контроллера сетевого информационно-управляющего интерфейса	МК 4254.352-2-3	АЕНВ.431290.512ТУ	начало 2020г.	ВП	
1931BK014	СБИС контроллера информационно-управляющего интерфейса со встроенными СФ-блоками феклодера и формирователей	МК 4254.352-2-3	На этапе разработки	2020г (предварительно)	ВП	
5550XT015	Программируемый таймер	МК 5171.40-3	АЕНВ.431230.562ТУ	2020г.	ВП	
1938BM014	Четырехядерная специализированная СБИС СЗКИ	МК 4254.352-2-3	На этапе разработки	2021г (предварительно)	ВП	
Микросхемы памяти						
Масочные ПЗУ						
1661PE1Y	Масочное ПЗУ емкостью 16 Мбит и организацией 2М x 8 бит	Н18.64-3В	АЕЯР.431210.898ТУ	Да	ВП	
1661PE2Y	Масочное ПЗУ емкостью 16 Мбит и организацией 1М x 16 бит	Н18.64-3В	АЕЯР.431210.898ТУ	Да	ВП	
1661PPE3Y	Масочное ПЗУ емкостью 32 Мбит и организацией 4М x 8 бит	Н18.64-3В	АЕЯР.431210.898ТУ	Да	ВП	
1661PE4Y	Масочное ПЗУ емкостью 32 Мбит и организацией 2М x 16 бит	Н18.64-3В	АЕЯР.431210.898ТУ	Да	ВП	
1661PE5Y	Масочное ПЗУ емкостью 32 Мбит и организацией 2М x 16 бит	Н18.64-4В	АЕЯР.431210.070ТУ	Да	ВП	
1662PE1T	Масочное ПЗУ емкостью 4 Мбит и изменяемой организацией 128К x 32 бит, 256К x 16 бит, 512К x 8 бит	4226.108-2.02	АЕЯР.431210.897ТУ	Да	ВП	
1662PE2T	Масочное ПЗУ емкостью 8 Мбит и изменяемой организацией 256К x 32 бит, 512К x 16 бит, 1024К x 8 бит	4226.108-2.03	АЕЯР.431210.897ТУ	Да	ВП	
1662PE1Y	Масочное ПЗУ емкостью 4 Мбит и изменяемой организацией 256К x 16 бит, 512К x 8 бит	Н18.64-2В	АЕЯР.431210.897ТУ	Да	ВП	
1662PE3Y	Масочные ПЗУ емкостью 8 Мбит и изменяемой организацией 512К x 16 бит, 1024К x 8 бит	5134.64-5	АЕНВ.431210.003ТУ	Да	ВП	
1662PE4Y	Масочные ПЗУ емкостью 8 Мбит и организацией 1024К x 8 бит	5134.64-5	АЕНВ.431210.003ТУ	Да	ВП	
1662PE5T	Масочные ПЗУ емкостью 16 Мбит и изменяемой организацией 512К x 32 бит, 1024К 16 бит, 2М x 8 бит	4226.108-2.03	АЕНВ.431210.003ТУ	Да	ВП	

ОБОЗНАЧЕНИЕ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	КОРПУС	ДОКУМЕНТАЦИЯ	ПОСТАВКА	ПРИЁМКА	СТР
1662PE6Y	Масочные ПЗУ емкостью 16 Мбит и изменяемой организацией 1М x 16 бит, 2М x 8 бит	5134.64-5	АЕНВ.431210.003ТУ	Да	ВП	
Однократно программируемое ПЗУ						
1667PT015	Однократно программируемые ПЗУ емкостью 1 Мбит	5134.64-6	На этапе разработки	начало 2020г.	ВП	
1667PT025	Однократно программируемые ПЗУ емкостью 4 Мбит	5134.64-6	На этапе разработки	начало 2020г.	ВП	
Репрограммируемая память						
1661PP1Y	Энергонезависимое РППЗУ емкостью 1 Мбит и параллельным интерфейсом	H14.42-2B	АЕЯР.431210.899ТУ	Да	ВП	
1661PP035	ЭСППЗУ емкостью 8 Мбит с повышенной отказоустойчивостью и параллельно-последовательным интерфейсом	H18.64-3B	АЕНВ.431210.348ТУ	начало 2020г.	ВП	
1661PP2Y	Энергонезависимое РППЗУ емкостью 8 Мбит и параллельным интерфейсом	H18.64-3B	АЕЯР.431210.899ТУ	начало 2020г.	ВП	
1661PP045	Энергонезависимое РППЗУ емкостью 4 Мбит с повышенной радиационной стойкостью и последовательным интерфейсом	H18.64-3B	На этапе разработки	начало 2020г.	ВП	
1661PP055	Энергонезависимое РППЗУ емкостью 8 Мбит с повышенной радиационной стойкостью и последовательным интерфейсом	H18.64-3B	На этапе разработки	начало 2020г.	ВП	
1671PP014	Энергонезависимое РППЗУ емкостью 4 Мбит с параллельным интерфейсом	4136.32-1	АЕНВ.431210.285ТУ	Да	ВП	
СОЗУ						
1663PY1T	СОЗУ емкостью 16 Мбит, организацией 1М x 16 бит и отдельным питанием ядра и периферии	4226.108-2.02	АЕЯР.431220.895ТУ	Да	ВП	
1663PY2T	СОЗУ емкостью 16 Мбит, организацией 512К x 32 бит и отдельным питанием ядра и периферии	4226.108-2.02	АЕЯР.431220.895ТУ	Да	ВП	
1663PY3T	СОЗУ емкостью 32 Мбит, организацией 2М x 16 бит и возможностью питания от одного источника и раздельного для ядра и периферии	4226.108-2.03	АЕЯР.431220.895ТУ	Да	ВП	
1663PY4T	СОЗУ емкостью 32 Мбит, организацией 1М x 32 бит и возможностью питания от одного источника и раздельного для ядра и периферии	4226.108-2.03	АЕЯР.431220.895ТУ	Да	ВП	
1663PY11T	СОЗУ емкостью 16 Мбит, организацией 1М x 16 бит и организацией питания от одного	4226.108-2.02	АЕЯР.431220.895ТУ	Да	ВП	
1663PY21T	источника для ядра и периферии СОЗУ емкостью 16 Мбит, организацией 512К x 8 бит и организацией питания от одного источника для ядра и периферии	4226.108-2.02	АЕЯР.431220.895ТУ	Да	ВП	

ОБОЗНАЧЕНИЕ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	КОРПУС	ДОКУМЕНТАЦИЯ	ПОСТАВКА	ПРИЁМКА	СТР
1648PY4T	СОЗУ емкостью 1 Мбит и организацией 128К x 8 бит	4136.32-1.01	АЕНВ.431220.054ТУ	Да	ВП	
1667PA014	СОЗУ емкостью 4 Мбит и организацией 512К x 8 бит	4128.40-1	АЕНВ.431220.004ТУ	Да	ВП	
1667PA024	СОЗУ емкостью 4 Мбит, организацией 128К x 32 бит и повышенной стойкостью	4238.108-2	АЕНВ. 431220.199ТУ	начало 2020г.	ВП	
1663PA05	СОЗУ емкостью 16 Мбит и организацией 512К x 32 бит	МК 4226.108-2.03	АЕНВ.431220.352ТУ	начало 2020г.	ВП	
1663PA06	СОЗУ емкостью 16 Мбит и организацией 1М x 16 бит	МК 4226.108-2.03	АЕНВ.431220.352ТУ	начало 2020г.	ВП	
1663PA07	СОЗУ емкостью 16 Мбит и организацией 2М x 8 бит	МК 4226.108-2.03	АЕНВ.431220.352ТУ	начало 2020г.	ВП	
9013PA01	Многокристалльные модули СОЗУ емкостью 32 Мбит и изменяемой организацией	МК 4228.220-А	АЕНВ.431220.353ТУ	начало 2020г.	ВП	
9013PA02	Многокристалльные модули СОЗУ емкостью 64 Мбит и изменяемой организацией	МК 4228.220-А	АЕНВ.431220.353ТУ	начало 2020г.	ВП	
ПЛИС						
5510XC1T	ПЛИС емкостью 20 тыс. вентиляей	4245.240-6	АЕЯР.431260.892ТУ	Да	ВП	
5510XC2T	ПЛИС емкостью 50 тыс. вентиляей	4245.240-6	АЕЯР.431260.892ТУ	Да	ВП	
5510XC3T	ПЛИС емкостью 100 тыс. вентиляей	4245.240-6	АЕЯР.431260.892ТУ	Да	ВП	
5510TC018	Система на кристалле, состоящая из ядер процессора и ПЛИС емкостью не менее 800 тыс. системных вентиляей	8304.624-1	На этапе разработки	2020г.	ВП	
5510TC044А	ПЛИС емкостью 250 тыс. логических вентиляей	МК 4244.256-4	АЕНВ.431260.349ТУ	Да	ВП	
АЦП						
1299PB1Y	10-ти разрядный АЦП конвейерного типа	5142.48-А	АЕЯР.431320.889ТУ	Да	ВП	
1299PB2Y	12-ти разрядный АЦП конвейерного типа	5142.48-А	АЕЯР.431320.889ТУ	Да	ВП	
1299PB3Y	14-ти разрядный АЦП конвейерного типа	5142.48-А	АЕЯР.431320.036ТУ	Да	ВП	
1299PB4Y	14-ти разрядный АЦП конвейерного типа	5142.48-А	АЕЯР.431320.036ТУ	Да	ВП	
5108PB1Y	Быстродействующий 12-ти разрядный АЦП	Н09.28-1В	АЕЯР.431320.295-04ТУ	Да	ВП	
5108PB3Y	Быстродействующий 8-ми разрядный АЦП	Н09.28-1В	АЕЯР.431320.295-02ТУ	Да	ВП	
5114HB015	Быстродействующий 8-ми разрядный АЦП параллельного типа	5142.48-А	На этапе разработки	начало 2020г.	ВП	
5112HB035	14-и разрядный АЦП конвейерного типа	5142.48-А	АЕНВ.431320.284ТУ	Да	ВП	
Операционные усилители						
1487УД1У	Прецизионный одноканальный операционный усилитель	НО2.8-1В; 2101.8-7	АЕЯР.431130.858ТУ	Да	ВП	
1487УД2У	Прецизионный двухканальный операционный усилитель	НО2.8-1В; 2101.8-7	АЕЯР.431130.858ТУ	Да	ВП	

ОБОЗНАЧЕНИЕ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	КОРПУС	ДОКУМЕНТАЦИЯ	ПОСТАВКА	ПРИЁМКА	СТР
1408УД1	Высоковольтный операционный усилитель	201.14-10	АЕНВ.431130.209ТУ	Да	ВП	
740УД4АН1ММ	Операционный усилитель	201.14-10	АЕНВ.431130.210ТУ	Да	ВП	
Компараторы						
1487СА1У	Компаратор напряжения с повышенной стойкостью	Н02.8-1В	АЕНВ.431350.092ТУ	начало 2020г.	ВП	
1495СА015	Четырехканальные компараторы напряжения с напряжением питания до 36В	Н02.8-1В, Н02.14-1В, Н04.16-1В	АЕНВ.431350.599ТУ	начало 2020г.	ВП	
1495СА025						
1495СА035						
1495СА045						
1495СА055						
1495СА065						
БМК						
5510БЦ2Т	БМК емкостью 500 тыс. Вентилей	4245.240-6.01	АЕЯР.431260.901ТУ	Да	ВП	
5510БЦ3Т	БМК емкостью 1 млн. Вентилей	4245.240-6.01	АЕЯР.431260.901ТУ	Да	ВП	
5540ТН014А	БМК емкостью 3,5 млн. вентилей	МК 4254.352-2	На этапе разработки	2020г.	ВП	
5540ТН028	БМК на 10 млн. вентилей	МК 8304.624-1	На этапе разработки	2020г.	ВП	
5400БК1Т	Аналого-цифровые БМК емкостью 130 000 цифровых вентилей и 25000 аналоговых ячеек	4238.108.3	АЕЯР.431260.900ТУ	Да	ВП	
5400БК2У	Аналого-цифровые БМК емкостью 130 000 цифровых вентилей и 25000 аналоговых ячеек	5142.48-А	АЕЯР.431260.900ТУ	Да	ВП	
5400ТР024	Аналого-цифровые БМК емкостью 123000 цифровых вентилей и 33000 аналоговых ячеек	4238.108.3	АЕНВ.431260.122ТУ	Да	ВП	
5400ТР025	Аналого-цифровые БМК емкостью 123000 цифровых вентилей и 33000 аналоговых ячеек	5142.48-А	АЕНВ.431260.122ТУ	Да	ВП	
Прочие микросхемы						
5562КИ024	Микросхема многоканального адаптера интерфейсов	4245.240-6	АЕЯР.431290.261ТУ	Да	ВП	
5562КИ016	Интегральная микросхема Линк-коммутатора	МК 6118.416-А	АЕЯР.431290.260ТУ	Да	ВП	
1354ХК2Н4	Специализированная микросхема обработки входных импульсных сигналов	Бескрупная ИМС (условный корпус – Н09.28-1В)	АЕЯР.431260.902ТУ	По согласованию с заказчиком	ВП	
1299ПН2У	Высокочастотный повышающий преобразователь напряжения	Н02.8-2В	АЕЯР.431320.900ТУ	Да	ВП	
1299ПН3У	Высокочастотный понижающий преобразователь напряжения	Н02.8-2В	АЕЯР.431320.900ТУ	Да	ВП	
9012НМ01	Акселерометр линейных и угловых ускорений		АЕНВ.431320.271ТУ	По согласованию с заказчиком	ВП	
1354ХК6У	Микросхемы для излучения, приема и обработки аperiодических видеосигналов	5149.32-1	АЕНВ.4312-60.103ТУ	По согласованию с заказчиком	ВП	
1354ХК7У						

ОБОЗНАЧЕНИЕ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	КОРПУС	ДОКУМЕНТАЦИЯ	ПОСТАВКА	ПРИЁМКА	СТР
5559ИН29Т	4-х канальный LVDS-передатчик	402.16-32	АЕЯР.431230.896ТУ	Да	ВП	
5559ИН30Т	4-х канальный LVDS-приемник	402.16-32	АЕЯР.431230.896ТУ	Да	ВП	
1912BC025	Микросхема криптографической защиты	Н18.64-2В	АЕЯР.431260.975ТУ	Да	ВП	
1912BC014	Схема модуля доверенных платформ	4238.108-3	АЕЯР.431260.976ТУ	По согласованию с заказчиком	ВП	
5547BC034	Четырехканальный преобразователь физического уровня интерфейса Ethernet 10/100/1000 Мбит/с	МК4248.144-1	На этапе разработки	2020г. (предварительно)	ВП	
5547BC018	Коммутационная матрица интерфейса Ethernet 10 Гбит/с	54844-2011	На этапе разработки	2020г.	ВП	
5547BC028	Коммутационная матрица сопряжения с интерфейсом Ethernet 10/100/1000 Мбит/с	54844-2011	На этапе разработки	2020г. (предварительно)	ВП	
5562BB014	Конфигурируемая платформа высокоскоростных последовательных интерфейсов	4245.240-6	АЕНВ.431290.283ТУ	начало 2020г.	ВП	
5562BB025	Сериалайзер-десериалайзер интерфейсов	5142.48-А	На этапе разработки	начало 2020г.	ВП	
1483ХА1У	Многофункциональная микросхема с мощными токовыми выходами	Н06.24-1В	АЕЯР.431260.445-02ТУ	Да	ВП	
1483ХА3У	Многофункциональная микросхема для обработки сигналов промежуточной частоты	Н06.24-1В	АЕЯР.431260.445-04ТУ	Да	ВП	
5548НР01Н4	8-ми и 16-ти разрядные преобразователи последовательного кода в параллельный	Н18.64-03В	На этапе разработки	2020г. (предварительно)	ВП	
5548НР02Н4						
5548НР03Н4						
5548НР04Н4						
5548НР05Н4						
5548НР06Н4						
5548НР07Н4						
5548НР08Н4						
5549ТК015	Специализированная БИС второго поколения для обработки сверхкороткоимпульсных сигналов	МК 8304.624-1	На этапе разработки	начало 2020г. (предварительно)	ВП	
ИЗДЕЛИЯ МАЛОЙ СТЕПЕНИ ИНТЕГРАЦИИ				Да	ВП	

МИКРОПРОЦЕССОРЫ И КОНТРОЛЛЕРЫ

- Номенклатурный перечень

Микропроцессоры и контроллеры

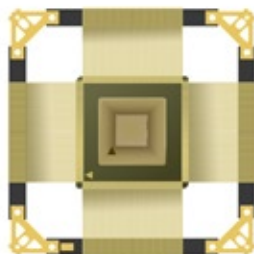
- Микросхемы памяти
- ПЛИС
- АЦП
- Операционные усилители
- Компараторы
- БМК
- Прочие микросхемы
- Изделия малой степени интеграции

> 1892BM16T
1892BM17Ф
1892BM18Ф
1931BA018
1931BK024
1931BK014
5550XT015
1938BM014



1892BM16T

Цифровой двухъядерный сигнальный процессор



Интегральная микросхема 1892BM16T представляет собой 32-разрядный сигнальный двухъядерный микропроцессор. Микросхемы разработаны по HCMOS8D технологии с проектными нормами 0,18 мкм и шестью уровнями металла. Областью применения разрабатываемых изделий является бортовая аппаратура цифровых вычислительных систем управления.



 **готово
к поставке**

ТУ изделия:
АЕНВ.431280.081ТУ

Зарубежные аналоги:
LEON3FT (Aeroflex Gaisler),
RAD750 (BAE)

Отечественные аналоги:
1892BM3T (Элвис)

Основные характеристики:

- Объем встроенной памяти: 4 Мбит;
- Пиковая производительность: 330 MFLOPs;
- Число многофункциональных портов MFBSP с DMA: 4;
- Число каналов интерфейса SPI: 4;
- Число каналов интерфейса I2S: 4;
- Число каналов интерфейса GPIO: 4;
- Число портов UART: 1;
- Число интерфейсов PLL: 1;
- Число портов обмена последовательным кодом SPORT: 2;
- CPU-ядро: MIPS32-совместимый процессор с 32/64-разрядным акселератором плавающей точки (FPU);
- DSP-ядро: SISD архитектура;
- Рабочая частота: 110 МГц;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: 4245. 240-6;
- Технология: HCMOS8D 0,18 мкм.

1892BM17Ф

Цифровой двухъядерный сигнальный процессор



Интегральная микросхема 1892BM17Ф представляет собой 32-разрядный сигнальный двухъядерный микропроцессор. Микросхемы разработаны по HCMOS8D технологии с проектными нормами 0,18 мкм и шестью уровнями металла. Областью применения разрабатываемых изделий является бортовая аппаратура цифровых вычислительных систем управления.



**готово
к поставке**

ТУ изделия:
АЕНВ.431280.082ТУ

Зарубежные аналоги:
LEON3FT (Aeroflex Gaisler),
RAD750 (BAE)

Отечественные аналоги:
1892BM3Т (Элвис)

Основные характеристики:

- Объем встроенной памяти: 4 Мбит;
- Пиковая производительность: 660 MFLOPs;
- Число многофункциональных портов MFBSP с DMA: 4;
- Число каналов интерфейса SPI: 4;
- Число каналов интерфейса I2S: 4;
- Число каналов интерфейса GPIO: 4;
- Число портов UART: 1;
- Число интерфейсов PLL: 1;
- Число портов обмена последовательным кодом SPORT: 2;
- CPU-ядро: MIPS32-совместимый процессор с 32/64-разрядным акселератором плавающей точки (FPU);
- DSP-ядро: 2SIMD архитектура;
- Рабочая частота: 110 МГц;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: 6118.416-А;
- Технология: HCMOS8D 0,18 мкм.

1892BM18Ф

Цифровой трехъядерный сигнальный процессор



Интегральная микросхема 1892BM18Ф представляет собой 32-разрядный сигнальный трёхъядерный микропроцессор. Микросхемы разработаны по HCMOS8D технологии с проектными нормами 0,18 мкм и шестью уровнями металла. Областью применения разрабатываемых изделий является бортовая аппаратура цифровых вычислительных систем управления.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕНВ.431280.083ТУ

Зарубежные аналоги:
LEON3FT (Aeroflex Gaisler),
RAD750 (BAE)

Отечественные аналоги:
1892BM3Т (Элвис)

Основные характеристики:

- Объем встроенной памяти: 4 Мбит;
- Пиковая производительность: 1320 MFLOPs;
- Число многофункциональных портов MFBSP с DMA: 4;
- Число каналов интерфейса SPI: 4;
- Число каналов интерфейса I2S: 4;
- Число каналов интерфейса GPIO: 4;
- Число портов UART: 1;
- Число интерфейсов PLL: 1;
- Число портов обмена последовательным кодом SPORT: 2;
- CPU-ядро: MIPS32-совместимый процессор с 32/64-разрядным акселератором плавающей точки (FPU);
- Два DSP-ядра: 2 SIMD архитектура;
- Рабочая частота: 110 МГц;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: 6115.720-A(BGA);
- Технология: HCMOS8D 0,18 мкм.

1931BA018

Микросхема потоковой обработки информации



Микросхема 1931BA018 представляет собой схему потоковой обработки информации с применением программируемых логических элементов и трёхкратным резервированием на кристалле. Областью применения разрабатываемых изделий является бортовая аппаратура цифровых вычислительных систем управления.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**ожидаемый срок
начала поставок:
2020г.**

ТУ изделия:
АЕНВ.431260.564ТУ

Зарубежные аналоги:
ATF697FF

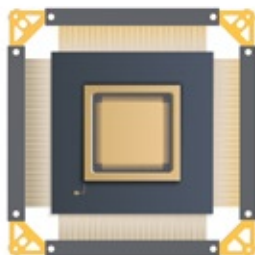
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 2,5 В;
- Напряжение питания ядра: 1.2 В;
- Статический ток потребления: 200 мА;
- Макс. частота: 100 МГц;
- Два ядра RISC 5;
- Блоки памяти общим объемом до 4 Мбит;
- Блок внешнего интерфейса со скоростью передачи до 100 Мбит/с;
- Блок программируемой логики;
- 2 сопроцессора матричных операций, в каждом из которых по 4 вычислительных блока обработки информации в формате с плавающей запятой двойной точности по IEEE 754;
- 2 блока мониторинга и восстановления вычислительного процесса с трехкратным резервированием;
- Рабочий темп. диапазон: от минус 60°C до +125°C;
- Корпус: МК 8304.624-1.

1931BK024

Микросхема контроллера сетевого информационно-управляющего интерфейса



Микросхема 1931BK024 представляет собой контроллер информационно-управляющего интерфейса и предназначена для построения бортовых сетей в стандарте SpaceWire, организации систем сбора телеметрической информации, подключения датчиков. Микросхема разработана по КМОП технологии 0,18 мкм.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431290.512ТУ

Зарубежные аналоги:
UT200SpW16RTR,
GR712RC (Aeroflex)

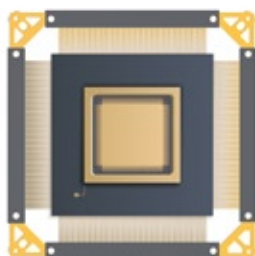
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Номинальное значение напряжения питания:
Портов ввода-вывода: 3,3 В;
Ядра: 1,8 В;
- Ток потребления: не более 850 мА;
- СФ-блок контроллера SpaceWire: 1;
- Скорость передачи портов SpaceWire: 100 Мбит/с;
- СФ-блок контроллера протокола RMAP-target: 1;
- Мультиплексор транспортных протоколов;
- СФ-блок буферной памяти приемопередатчиков: 1;
- СФ-блок низкоскоростных интерфейсов: 1;
- СФ-блок интерфейса SPI: 1;
- СФ-блок процессорного ядра: 1;
- Температурный диапазон: от минус 60° С до 125С°;
- Корпус: 4244.256-3;
- Технология: КМОП 0,18 мкм.

1931BK014

СБИС контроллера информационно-управляющего интерфейса со встроенными аппаратными СФ-блоками декодера пакетных телекоманд, формирователя пакетной телеметрии и помехоустойчивого кодирования



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
2020г.
(предварительно)

ТУ изделия:
АЕНВ.431290.497ТУ

Зарубежные аналоги:
AT7909E (Atmel)
ASIC SCTMTC (Aeroflex, США)
SoC TMTC (платформа RTG4,
Microsemi)

Отечественные аналоги:
Отсутствуют

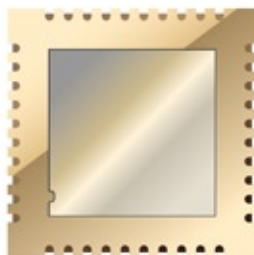
Микросхема 1931BK014 представляет собой СБИС контроллера информационно-управляющего интерфейса со встроенными аппаратными СФ-блоками декодера пакетных телекоманд, формирователя пакетной телеметрии и помехоустойчивого кодирования. Данная СБИС является изделием межвидового применения, использование которой позволит обеспечить национальную технологическую и информационную безопасности, значительно сократить сроки проектирования аппаратуры. Данная микросхема предназначена для применения в телеметрических системах, бортовых комплексах управления, командно-измерительных системах. Изготавливается по технологии КМОП 0,18 мкм.

Основные характеристики:

- Номинальное значение напряжения питания:
Портов ввода-вывода: 3,3 В;
Ядра: 1,8 В;
- Ток потребления: не более 1000 мА;
- СФ-блок формирователя пакетной телеметрии: 1;
- Скорость передачи формирователя пакетной телеметрии: 2 Мбит/с;
- СФ-блок обработки и декодера пакетных телекоманд: 1;
- Скорость передачи декодера пакетных телекоманд: 2 Мбит/с;
- СФ-блоки контроллеров интерфейсов SpaceWire: 5;
- Скорость приема/передачи портов SpaceWire: 100 Мбит/с;
- СФ-блоки транспортного протокола: 5;
- СФ-блоки интерфейса USART: 5;
- СФ-блок процессорного ядра: 1;
- Температурный диапазон: от минус 60° С до 85С°;
- Корпус: МК 4254.352-2-3;
- Технология: КМОП 0,18 мкм.

5550ХТ015

Программируемый таймер



Микросхема 5550ХТ015 представляет собой комплекс функций токового ключа с программируемым таймером. Данная микросхема предназначена для использования в аппаратуре промышленного применения.



 *ожидаемый срок
начала поставок:*
2020г.

ТУ изделия:
АЕНВ.431230.562ТУ

Зарубежные аналоги:
Отсутствуют

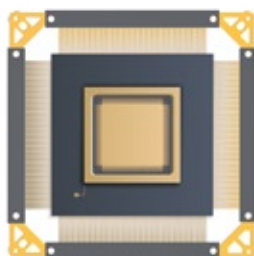
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Номинальное значение напряжения питания:
Периферии: от 8 до 14,5 В;
Ядра: 1,8 В;
- Ток потребления в статическом режиме: 300 мА;
- 8 разрядное RISC-ядро;
- 8 пользовательских выводов;
- 16 битный таймер/счетчик с 8 битным предварительным делителем;
- Универсальный приемопередатчик USART;
- Ключи для электрического соединения площадок с потенциалом земли;
- ОЗУ программ: 4 Кбайт;
- ППЗУ программ: 4 Кбайт;
- Частота следования импульсов тактовых сигналов ядра: 2МГц;
- Температурный диапазон: от минус 60° С до 125С°;
- Корпус: МК 5171.40-3.

1938BM014

Четырехъядерная специализированная СБИС



Микросхема 1938BM014 представляет собой доверенную четырехъядерную специализированную СБИС, реализующую встроенными средствами алгоритмы криптографической обработки и комплекс мер защиты информации, с комплектом доверенной среды разработки и внутрисхемной отладки программного обеспечения.

Микросхема включает в себя блок управления, блоки шифраторов (2 шт.), блок контроля.

Микросхема предназначена для применения в составе электронных модулей, портативных электронных устройств.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
2021г.
(предварительно)

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

Блок управления:

- Напряжение питания ядра: 1,2 В;
- Напряжение питания периферийных блоков: 3,3 В;
- Ядро типа KVARC с частотой до 150 МГц;
- Объем встроенного ОЗУ: до 256 Кбайт;
- Кол-во интерфейсов USART: 4;
- Кол-во интерфейсов Ethernet 100 Мбит/с: 1;
- Контроллер внешней памяти NOR, SRAM.

Блок шифраторов (2шт.):

- Ядро типа KMX32 с частотой до 75 МГц;
- Объем встроенного ОЗУ для открытых команд: до 32 Кбайт;
- Объем встроенного ОЗУ для закрытых данных: до 32 Кбайт.

Блок контроля:

- Ядро типа KVARC с частотой до 150 МГц;
- Объем встроенного ОЗУ: до 256 Кбайт;

МИКРОСХЕМЫ ПАМЯТИ

- Номенклатурный перечень
- Микропроцессоры и контроллеры

Микросхемы памяти

- ПЛИС
- АЦП
- Операционные усилители
- Компараторы
- БМК
- Прочие микросхемы
- Изделия малой степени интеграции

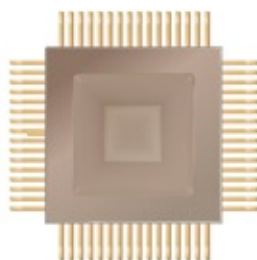


1661PE1Y
1661PE2Y
1661PPE3Y
1661PE4Y
1661PE5Y
1662PPE1T
1662PPE2T
1662PE7Y
1662PE3Y
1662PE4Y
1662PE5T
1662PE6Y
1667PT015
1667PT025
1661PP1Y
1661PP2Y
1661PP035
1661PP045
1661PP055
1661PP014
1663PY1T
1663PY2T
1663PY3T
1663PY4T
1663PY11T
1663PY21T
1648PY4T
1667PA014
1667PA024
1663PA05
1663PA06
1663PA07
9013PA01
9013PA02



1661PE3У, 1661PE4У

Масочные ПЗУ емкостью 32 Мбит



Микросхемы 1661PE3У (4У) представляют собой постоянное запоминающее устройство (масочное ПЗУ) емкостью 32 Мбит и организацией 4М x 8 бит (2М x 16 бит). У данных микросхем питание ядра производится от внешнего источника питания. Микросхемы разработаны по КМОП технологии с проектными нормами 0,18 мкм. Микросхемы 1661PE3У (4У) могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕЯР431210.898ТУ

Зарубежные аналоги:
K3N5V(U)1000F
K3N6V(U)1000E (Samsung)

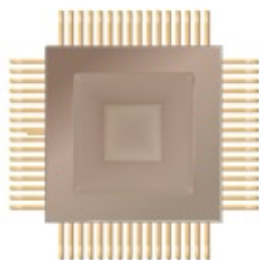
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1661PE3У (4М x 8 бит), 1661PE4У (2М x 16 бит);
- Емкость: 32 Мбит;
- Номинальное значение напряжения питания:
периферии = 3,3 В;
ядра = 1,8 В;
- Ток потребления в режиме функционирования без нагрузки выходов: не более 45,0 мА;
- Ток потребления в статическом режиме: 15 мА;
- Время выборки разрешения: не более 75 нс;
- Время выборки адреса: не более 75 нс;
- Температурный диапазон : от минус 60°С до +85°С;
- Корпус: Н18.64-3В;
- Технология: КМОП КНИ 0,18 мкм.

1661PE1Y, 1661PE2Y

Масочные ПЗУ емкостью 16 Мбит



Микросхемы 1661PE1Y (2Y) представляют собой постоянное запоминающее устройство (масочное ПЗУ) емкостью 16 Мбит и организацией 1М x 16 бит, 2М x 8 бит. У данных микросхем питание ядра производится от внешнего источника питания. Микросхемы разработаны по КМОП технологии с проектными нормами 0,18 мкм. Микросхемы 1661PE1Y (2Y) могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕЯР431210.898ТУ

Зарубежные аналоги:
K3N5V(U)1000F
K3N6V(U)1000E (Samsung)

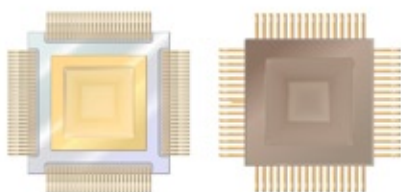
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1661PE1Y (2М x 8бит), 1661PE2Y (1М x 16 бит);
- Емкость: 16 Мбит;
- Номинальное значение напряжения питания:
периферии = 3,3 В;
ядра = 1,8 В;
- Ток потребления в режиме функционирования без нагрузки выходов: не более 35,0 мА;
- Ток потребления в статическом режиме: 15 мА;
- Время выборки разрешения: не более 65 нс;
- Время выборки адреса: не более 65 нс;
- Температурный диапазон: от минус 60°C до +85°C;
- Корпус: Н18.64-3В;
- Технология: КМОП КНИ 0,18 мкм.

1662PE1T, 1662PE2T, 1662PE1Y

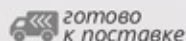
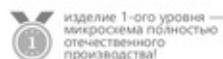
Масочные ПЗУ емкостью 4 и 8 Мбит



Микросхемы 1662PE1T/2T/1Y представляют собой масочные ПЗУ емкостью 4 и 8 Мбит. Микросхемы разработаны и изготавливаются по КМОП КНИ технологии с проектными нормами 0,25 мкм.

Микросхемы 1662PE1T имеют изменяемую организацию 128К x 32 бит, 256К x 16 бит, 512К x 8 бит, микросхемы 1662PE1Y – 256К x 16 бит, 512К x 8 бит, микросхемы 1662PE2T – 256К x 32 бит, 512К x 16 бит, 1024К x 8 бит.

Микросхемы 1661PE1T/2T/1Y могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.



ТУ изделия:
АЕЯР.431210.897ТУ

Зарубежные аналоги:
UT8R512K8 (Aeroflex),
AT65608E (Atmel),
203A665 (BAE)

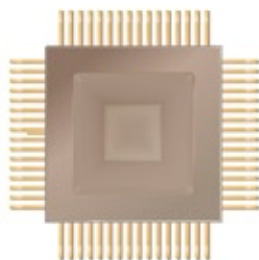
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1662PE1T (128К x 32 бит, 256К x 16 бит, 512К x 8 бит), 1662PE1Y (256К x 16 бит, 512К x 8 бит), 1662PE2T (256К x 32 бит, 512К x 16 бит, 1024К x 8 бит);
- Емкость: 1662PE1T – 4 Мбит, 1662PE1Y – 4 Мбит, 1662PE2T – 8 Мбит;
- Напряжение питания: от 2,7 до 3,7 В;
- Ток потребления в режиме функционирования: 50 мА;
- Ток потребления в статическом режиме: 12 мА;
- Время выборки разрешения: 60 нс;
- Время выборки адреса: 60 нс;
- Температурный диапазон: от минус 60°C до +125°C;
- Корпус: 4226.108-2.02 (1662PE1T), 4226.108-2.03 (1662PE2T), H18.64-2B (1662PE1Y);
- Технология: КМОП КНИ 0,25 мкм.

1661PE5U

Масочное ПЗУ емкостью 32 Мбит



изделие 1-ого уровня —
микросхема полностью
отечественного производства!



**готово
к поставке**

ТУ изделия:
АЕЯР.431210.070ТУ

Зарубежные аналоги:
K3N5V(U)1000F и
K3N6V(U)1000E (Samsung)

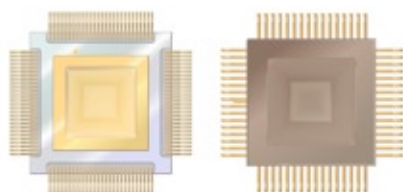
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 2М x 16 бит;
- Емкость: 32 Мбит;
- Номинальное значение напряжения питания: 3,3 В;
- Ток потребления в режиме функционирования без нагрузки выходов, не более 45,0 мА;
- Ток потребления в статическом режиме: 15 мА;
- Время выборки разрешения: не более 70 нс;
- Время выборки адреса: не более 70 нс;
- Температурный диапазон: от минус 60°C до +125°C;
- Корпус: N18.64-4В;
- Технология: КМОП КНИ 0,18 мкм.

1662PE3У, 1662PE4У, 1662PE5Т, 1662PE6У

Масочные ПЗУ емкостью 8 и 16 Мбит



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕНВ.431210.003ТУ

Зарубежные аналоги:
K3P5C1000F (Samsung),
mPD23C16000BL (NEC),
MX23L3216 (Macronix)

Отечественные аналоги:
Отсутствуют

Микросхемы 1662PE3У/4У/5Т/6У представляют собой масочные ПЗУ емкостью 8 и 16 Мбит.

Микросхемы разработаны и изготавливаются по КМОП КНИ технологии с проектными нормами 0,25 мкм.

Микросхемы 1662PE3У имеют изменяемую организацию 512К x 16 бит, 1024К x 8бит, микросхемы 1662PE4У – 1024К x 8 бит, микросхемы 1662PE5Т – 512К x 32 бит, 1024К x 16 бит, 2048К x 8 бит, 1662PE6У – 1024К x 16 бит, 2048 x 8 бит.

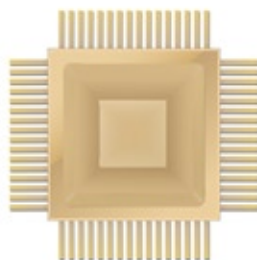
Микросхемы 1662PE3У/4У/5Т/6У могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

Основные характеристики:

- Организация: 1662PE3У (512К x 16 бит, 1024К x 8 бит), 1662 PE4У (1М x 8 бит), 1662PE5Т (512К x 32 бит, 1024К x 16 бит, 2М x 8 бит), 1662PE6У (1М x 16 бит, 2М x 8 бит);
- Емкость: 1662PE3У, 1662PE4У – 8 Мбит; 1662PE5Т, 1662PE6У – 16 Мбит;
- Напряжение питания: от 2,7 до 3,7 В;
- Ток потребления в режиме функционирования: 50 мА;
- Ток потребления в режиме хранения: 12 мА;
- Время выборки разрешения: 60 нс;
- Время выборки адреса: 60 нс;
- Температурный диапазон: от минус 60°C до +125°C;
- Корпус: 5134.64-5 (1662PE3У, 1662PE4У, 1662PE6У), 4226.108-2.03 (1662PE5Т);
- Технология: КМОП КНИ 0,25 мкм;

1667PT015, 1667PT025

Однократно программируемые ПЗУ емкостью 1 Мбит и 4 Мбит



Микросхемы 1667PT015/025 представляют собой однократно программируемое постоянное запоминающее устройство (ОППЗУ) информационной емкостью 1 Мбит и 4 Мбит. Данные микросхемы предназначены для использования в устройствах вычислительной техники в качестве ПЗУ с произвольным доступом и для конфигурирования программируемых логических интегральных схем (ПЛИС) как ПЗУ с последовательной выборкой.

 изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



*ожидаемый срок
начала поставок:
начало 2020г.*

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Отсутствуют

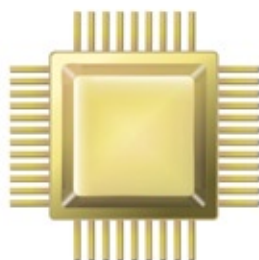
Отечественные аналоги:
5576PT1У (Миландр)

Основные характеристики:

- Емкость: 1667PT015 – 1 Мбит, 1667PT025 – 4 Мбит;
- Напряжение питания: U_{CC} 5 В;
- Динамический ток потребления: 50 мА;
- Статический ток потребления: 20 мА;
- Время выборки адреса: 80 нс;
- Коэффициент программирования: не менее 0,8;
- Температурный диапазон: от минус 60°C до +125°C;
- Корпус: 5134.64-6;
- Технология: КМОП КНИ 0,18 мкм.

1661PP1Y

Энергонезависимое РППЗУ емкостью 1 Мбит и параллельным интерфейсом



Микросхема 1661PP1Y представляет собой репрограммируемую память типа FLASH, которая относится к классу энергонезависимых запоминающих устройств с возможностью многократной перезаписи больших объемов данных и с долговременным хранением информации, независимо от наличия или отсутствия источника питания. У данной микросхемы памяти параллельный интерфейс, ёмкость 1 Мбит и организация 128К x 8 бит. Изготавливаются по технологии КМОП-0,18 с EEPROM. Микросхема 1661PP1Y может использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕЯР431210.899ТУ

Зарубежные аналоги:
AT 29C010A-12
AT 49BV802A (Atmel)

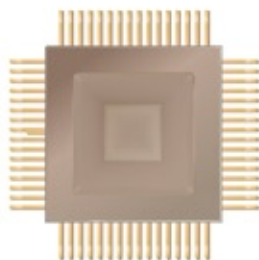
Отечественные аналоги:
1638PP1 (Ангстрем)

Основные характеристики:

- Организация: 128К x 8 бит;
- Емкость: 1 Мбит;
- Напряжения питания: 4,5- 5,7 В;
- Динамический ток потребления: не более 80 мА;
- Статический ток потребления: 1 мА;
- Время выборки: не более 80 нс;
- Количество циклов записи (перезаписи): 50 000;
- Время записи страницы (байта): не более 14 мс.;
- Рабочий темп. диапазон: от минус 60 до +85 °С;
- Корпус: Н14.42-2В;
- Технология: КМОП 0,18 мкм с EEPROM.

1661PP035

ЭСППЗУ ёмкостью 8 Мбит с повышенной отказоустойчивостью и параллельно- последовательным интерфейсом



Микросхема 1661PP035 представляет собой электрически стираемое ППЗУ емкостью 8 Мбит с возможностью многократной перезаписи больших объемов данных и долговременным хранением информации. Данная микросхема имеет встроенный блок помехоустойчивого кодирования, интерфейс загрузки ПЛИС и параллельно-последовательный интерфейс. Изготавливаются по технологии КМОП-0,18 с EEPROM.

Микросхема 1661PP035 может использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня — микросхема полностью отечественного производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431210.348ТУ

Зарубежные аналоги:
APA 1000 (Microsemi)

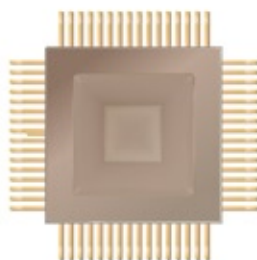
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1М x 8 бит;
- Емкость: 8 Мбит;
- Напряжения питания: 2,7- 6 В;
- Динамический ток потребления: не более 47 мА;
- Статический ток потребления: 5 мА;
- Время выборки: не более 200 нс;
- Количество циклов записи (перезаписи): 100 000;
- Время записи страницы (байта): не более 9,5 мс.;
- Рабочий темп. диапазон: от минус 60 до +85 °С;
- Корпус: Н18.64-3В;
- Технология: КМОП 0,18 мкм с EEPROM.

1661PP2U

Энергонезависимое РППЗУ емкостью 8 Мбит и параллельным интерфейсом



Микросхема 1661PP1У представляет собой репрограммируемую память типа FLASH, которая относится к классу энергонезависимых запоминающих устройств с возможностью многократной перезаписи больших объемов данных и с долговременным хранением информации, независимо от наличия или отсутствия источника питания. У данной микросхемы памяти параллельный интерфейс, ёмкость 8 Мбит и организация 1М x 8 бит. Изготавливаются по технологии КМОП-0,18 с EEPROM. Микросхема 1661PP2У может использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕЯР.431210.899ТУ

Зарубежные аналоги:
AT 29C010A-12
AT 49BV802A (Atmel)

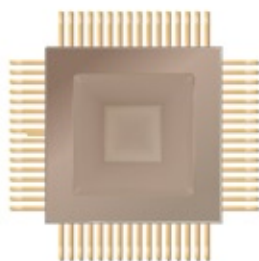
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1М x 8 бит;
- Емкость: 8 Мбит;
- Напряжения питания: 2,7- 6 В;
- Динамический ток потребления: не более 90 мА;
- Статический ток потребления: 1 мА;
- Время выборки: не более 70 нс;
- Количество циклов записи (перезаписи): 100 000;
- Время записи страницы (байта): не более 8 мс.;
- Рабочий темп. диапазон: от минус 60 до +85 °С;
- Корпус: Н18.64-3В;
- Технология: КМОП 0,18 мкм с EEPROM с перспективами 0,09 мкм.

1661PP045, 1661PP055

Микросхемы РППЗУ ёмкостью 4 и 8 Мбит с повышенной радиационной стойкостью и последовательным интерфейсом



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



Микросхемы 1661PP045, 1661PP055 представляют собой репрограммируемую память типа FLASH, которая относится к классу энергонезависимых запоминающих устройств с возможностью многократной перезаписи больших объемов данных и с долговременным хранением информации, независимо от наличия или отсутствия источника питания. У данных микросхем памяти последовательный интерфейс, ёмкость 4 Мбит и 8 Мбит. Изготавливаются по технологии КМОП-0,18 с EEPROM.

Микросхемы 1661PP045/055 могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431260.350ТУ

Зарубежные аналоги:
Отсутствуют

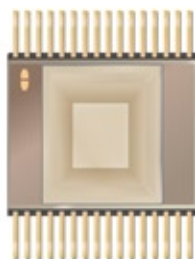
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Емкость: 4 Мбит (1661PP045), 8 Мбит (1661PP055);
- Напряжения питания: 5 В;
- Динамический ток потребления: не более 30 мА;
- Статический ток потребления: 5 мА;
- Время выборки разрешения по сигналу CE: не более 190 нс;
- Количество циклов записи (перезаписи): 100 000;
- Время записи страницы (байта): не более 9,5 мс.;
- Рабочий темп. диапазон: от минус 60 до +85 °С;
- Корпус: Н18.64-3В;
- Технология: КМОП 0,18 мкм с EEPROM.

1671PP014

Энергонезависимое РППЗУ ёмкостью 4 Мбит и параллельным интерфейсом



Микросхема 1671PP014 представляет собой энергонезависимую память которая относится к классу энергонезависимых запоминающих устройств с возможностью многократной перезаписи больших объемов данных и с долговременным хранением информации, независимо от наличия или отсутствия источника питания. 1671PP014 имеет организацию 512К x 8 бит и параллельный интерфейс.

Изготавливаются по технологии КМОП-0,18 с EEPROM.

Микросхема 1671PP014 может использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕНВ.431210.285ТУ

Зарубежные аналоги:
Отсутствуют

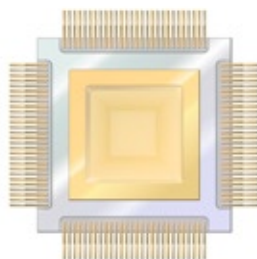
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 512К x 8 бит;
- Емкость: 4 Мбит;
- Напряжения питания: 5 В;
- Динамический ток потребления: не более 25 мА;
- Статический ток потребления: 10 мА;
- Время выборки по сигналу CE: не более 90 нс;
- Количество циклов записи (перезаписи): 100 000;
- Время записи страницы (байта): не более 9,5 мс.;
- Рабочий темп. диапазон: от минус 60 до +85 °С;
- Корпус: 4136.32-1;
- Технология: КМОП 0,18 мкм с EEPROM.

1663РУххТ

СОЗУ 1663РУ1Т, 1663РУ2Т, 1663РУ3Т, 1663РУ4Т, 1663РУ11Т, 1663РУ21Т
емкостью 16 и 32 Мбит



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



Микросхемы 1663РУххТ представляют собой статическое оперативное запоминающее устройство (СОЗУ) с произвольной выборкой и информационной емкостью 16 Мбит и 32 Мбит. Микросхемы разработаны по КМОП технологии с проектными нормами 0,09 мкм, с одним уровнем поликремния и семью уровнями металла. В качестве запоминающего элемента использована шеститранзисторная ячейка памяти.

1663РУУ1Т/2Т — организация питания от отдельных источников для ядра и периферии, 1663РУ11Т/21Т — от одного источника (2,5В), 1663РУ3Т/4Т — возможно питание от одного источника или раздельное для ядра и периферии.

Микросхемы 1663РУххТ могут использоваться как в бортовых цифровых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

**готово
к поставке**

ТУ изделия:
АЕЯР431220.895ТУ

Зарубежные аналоги:
ISWV102416 (1551, США)

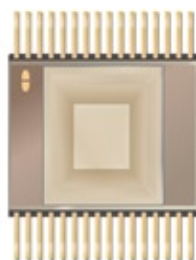
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 1663РУ1Т/11Т — 1Мх16;
1663РУ2Т/21Т — 512Кх32; 1663РУ3Т — 2Мх16; 1663РУ4Т — 1Мх32;
- Емкость: 16Мбит — 1663РУ1Т/2Т/11Т/21Т;
32 Мбит — 1663РУ3Т/4Т;
- Напряжения питания периферии: 2,5В;
- Напряжение питания ядра: 1,2В;
- Динамический ток потребления: не более 150 мА;
- Ток потребления в режиме хранения: 50 мА;
- Время выборки адреса: не более 10 нс;
- Рабочий темп. диапазон: от минус 60°С до +125°С;
- Корпус: 4226.108-2.02 (16Мбит); 4226.108-2.03 (32Мбит);
- Технология: КМОП 0,09 мкм.

1648РУ4Т

Статическое ОЗУ ёмкостью 1Мбит

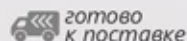
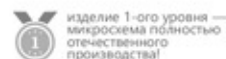


Микросхема 1648РУ4Т представляет собой статическое (СОЗУ) ёмкостью 1 Мбит и организацией 128К x 8 бит.

Микросхема разработана и изготавливается по КМОП КНИ технологии с проектными нормами 0.25 мкм, с одним уровнем поликремния и четырьмя уровнями металла.

В качестве запоминающего элемента использована шеститранзисторная ячейка памяти.

Микросхема 1648РУ4Т предназначена для работы в вычислительных и управляющих системах специального и общего назначения.



ТУ изделия:
АЕНВ.431220.054ТУ

Зарубежные аналоги:
HLX6228 (Honeywell)
CY7C1018 (Cypress)

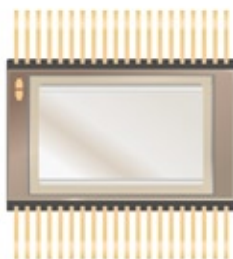
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 128К x 8 бит;
- Ёмкость: 1 Мбит;
- Напряжения питания: 2,7 - 3,7 В;
- Динамический ток потребления: 40 мА;
- Ток потребления в режиме хранения: 6 мА;
- Время выборки адреса: не более 22 нс;
- Рабочий темп. диапазон: от минус 60°С до +125°С;
- Корпус: 4136.32-1.01;
- Технология: КМОП КНИ 0,25 мкм;
- Устройство совместимо с микросхемами КМОП и ТТЛ типа.

1667РА014

Статическое ОЗУ ёмкостью 4 Мбит



Микросхема 1667РА014 представляет собой статическое (СОЗУ) ёмкостью 4 Мбит и организацией 512К x 8 бит.

Микросхема разработана и изготавливается по КМОП КНИ технологии с проектными нормами 0,25 мкм, с одним уровнем поликремния и четырьмя уровнями металла. В качестве запоминающего элемента использована шеститранзисторная ячейка памяти. Микросхема 1667РА014 предназначена для работы в вычислительных и управляющих системах специального и общего назначения.



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕНВ.431220.004ТУ

Зарубежные аналоги:
UT8Q512E (Aeroflex),
AT68166FT (Atmel)

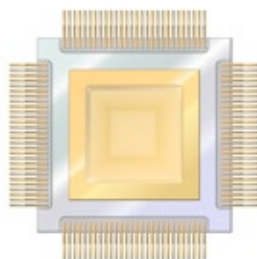
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Организация: 512К x 8 бит;
- Ёмкость: 4 Мбит;
- Напряжения питания: 3,3 В;
- Динамический ток потребления: 90 мА;
- Ток потребления в режиме хранения: 20 мА;
- Время выборки адреса: не более 25 нс;
- Рабочий темп. диапазон: от минус 60°С до +125°С;
- Корпус: 4128.40-1;
- Технология: КМОП КНИ 0,25 мкм.

1663РА05, 1663РА06, 1663РА07

Статическое ОЗУ ёмкостью 16 Мбит



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **ожидаемый срок
начала поставок:
начало 2020г.**

ТУ изделия:
АЕНВ.431220.352ТУ

Зарубежные аналоги:
8427352 (BAE Systems),
AT68166HT (Atmel)

Отечественные аналоги:
Отсутствуют

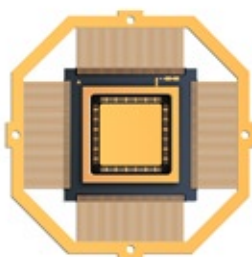
Микросхемы 1663РА05А4, 1663РА05В4, 1663РА06А4, 1663РА06В4, 1663РА07А4, 1663РА07В4 представляют собой СОЗУ информационной ёмкостью 16 Мбит и организацией памяти 512К×32 – 1663РА05А4, 1663РА05В4; 1М×16 – 1663РА06А4, 1663РА06В4; 2М×8 – 1663РА07А4, 1663РА07В4. Микросхемы 1663РА05А4, 1663РА06А4, 1663РА06В4 имеют питание ядра от внешнего источника питания, микросхемы 1663РА05В4, 1663РА06В4, 1663РА07В4 имеют питание от внутреннего источника питания. В качестве запоминающего элемента использована шеститранзисторная ячейка памяти. Изготавливаются по технологии КМОП 0,09 мкм. Микросхемы 1663РА05/06/07 предназначены для работы в вычислительных и управляющих системах специального и общего назначения.

Основные характеристики:

- Организация: 1663РА05А4/В4 (512К x 32 бит), 1663РА06А4/В4 (1М x 16 бит), 1663РА07А4/В4 (2М x 8 бит);
- Ёмкость: 16 Мбит;
- Напряжения питания периферии: 3,3 В;
- Напряжения питания ядра: 1,2 В;
- Динамический ток потребления: 150 мА;
- Ток потребления в режиме хранения: 50 мА;
- Время выборки адреса: не более 10 нс;
- Рабочий темп. диапазон: от минус 60°С до +125°С;
- Корпус: МК 4226.108-2.03;
- Технология: КМОП КНИ 0,25 мкм.

1667РА024

Статическое ОЗУ ёмкостью 4 Мбит с повышенной стойкостью и сбоеустойчивостью



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ. 431220.199ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Микросхема 1667РА024 представляет собой статическое (СОЗУ) ёмкостью 4 Мбит и организацией 128К x 32 бит. Высокая сбоеустойчивость достигается применением встроенной системы кодирования и декодирования информации, также встроенной системы сканирования матрицы ячеек памяти для обнаружения ошибок и их исправления.

Микросхема разработана и изготавливается по КМОП КНИ технологии с проектными нормами 0,25 мкм, с одним уровнем поликремния и четырьмя уровнями металла. В качестве запоминающего элемента использована шеститранзисторная ячейка памяти.

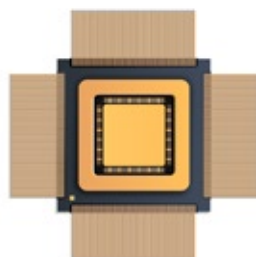
Микросхема 1667РА024 предназначена для работы в вычислительных и управляющих системах специального и общего назначения.

Основные характеристики:

- Организация: 128К x 32 бит;
- Ёмкость: 4 Мбит;
- Напряжения питания: 3,3 В;
- Динамический ток потребления: 100 мА;
- Ток потребления в режиме хранения: 30 мА;
- Время выборки адреса: не более 30 нс;
- Рабочий темп. диапазон: от минус 60°C до +125°C;
- Корпус: 4238.108-2;
- Технология: КМОП КНИ 0,25 мкм.

9013РА01, 9013РА02

Многочистальные модули СОЗУ ёмкостью 32 Мбит и 64 Мбит



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431220.353ТУ

Зарубежные аналоги:
UT8CR512K32 (Aeroflex),
AT68166HT (Atmel)

Отечественные аналоги:
Отсутствуют

Микросхемы 9013РА01А4, 9013РА02В4, 9013РА02А4, 9013РА02В4 представляют собой СОЗУ с произвольной выборкой и информационной ёмкостью 32 и 64 Мбит.

9013РА01А4, 9013РА02А4 - организация питания ядра от внешнего источника питания, микросхемы 9013РА01В4, 9013РА02В4 - организация питания от одного источника питания. В качестве запоминающего элемента использована шеститранзисторная ячейка памяти.

Микросхемы обладают изменяемой организацией памяти.

Изготавливаются по технологии КМОП 0,09 мкм.

Микросхемы 1663РА05/06/07 предназначены для работы в вычислительных и управляющих системах специального и общего назначения.

Основные характеристики:

Организация: 9013РА01 (1М x 32 бит, 2М x 16 бит, 4М x 8 бит), 9013РА02 (2М x 32 бит, 4М x 16 бит, 8М x 8 бит);

- Ёмкость: 9013РА01 – 32 Мбит, 9013РА02 – 64 Мбит;
- Напряжение питания: от 3 до 3,6 В;
- Динамический ток потребления:
9013РА01 - 200 мА,
9013РА02 - 300 мА;
- Ток потребления в режиме хранения:
9013РА01 - 100 мА,
9013РА02 - 200 мА;
- Напряжение питания ядра: 1,2 В;
- Время выборки адреса: 25 нс;
- Рабочий темп. диапазон: от минус 60°C до +125°C;
- Корпус: МК 4228.220-А.
- Технология: КМОП 0,09 мкм.

ПЛИС

- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти

ПЛИС

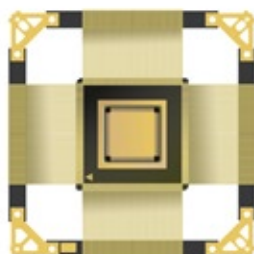
- АЦП
- Операционные усилители
- Компараторы
- БМК
- Прочие микросхемы
- Изделия малой степени интеграции

> 5510XC1T
5510XC2T
5510XC3T
5510TC018
5510TC044A



5510XC1T/2T/3T

ПЛИС емкостью 20, 50 и 100 тыс. вентилей



 **готово
к поставке**

ТУ изделия:
АЕЯР431260.892 ТУ

Зарубежные аналоги:
семейство MAXII (Altera)

Отечественные аналоги:
Отсутствуют

Микросхемы 5510XC1, 5510XC2, 5510XC3 предназначены для реализации логических функций пользователя. Для этого они обладают 570 (5510XC1), 1270 (5510XC2), 2210 (5510XC3) логическими блоками.

Для реализации необходимых пользователю функций схемы обладают 160 (5510XC1), 204 (5510XC2, 5510XC3) выводами пользователя. Выводы пользователя могут быть сконфигурированы в качестве входов, выходов, выходов с 3-мя состояниями. Также пользователь может регулировать мощность выхода, задавать задержку по входу, использовать функцию удержания состояния вывода и подтяжку вывода к питанию. Все выводы пользователя объединены в несколько портов ввода-вывода. 2 порта в схеме 5510XC1 и 4 порта в схемах 5510XC2 и 5510XC3.

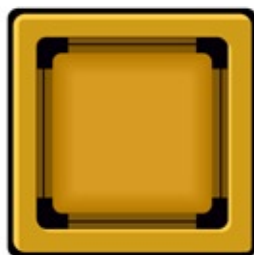
Данные микросхемы могут использоваться как в бортовых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.

Основные характеристики:

- Номинальное значение напряжения питания: 1,8В, 2,5В, 3,3 В;
- Ток потребления в статическом режиме: не более 25 мА;
- Системная частота: 30 МГц;
- Число вентилей: 20 тыс. - (5510XC1T), 50 тыс. - (5510XC2T), 100 тыс. - (5510XC3T);
- Число логических блоков, шт.: 570 - (5510XC1T), 1270 - (5510XC2T), 2210 - (5510XC3T);
- Число выводов пользователя: 160 (5510XC1T), 204 (5510XC2T, 5510XC3T);
- Температурный диапазон: от минус 60°C до 85°C;
- Корпус: 4245.240-6;
- Технология: КМОП 0,18 мкм.

5510TC018

Микросхема типа SoC, состоящая из ядер процессора и ПЛИС



Микросхема 5510TC018 представляет собой систему на кристалле, состоящую из 32 разрядного процессора на архитектуре RISC-V с тактовой частотой до 40 МГц и ПЛИС емкостью не менее 800 тыс. системных вентиляй. Данная микросхема может использоваться как в бортовых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.



 **ожидаемый срок
начала поставок:
2020г.**

ТУ изделия:
АЕЯР431260.892 ТУ

Зарубежные аналоги:
A2F500
(Microsemi SmartFusion SoC FPGA)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 3.3 В
- Напряжение питания ядра: 1,8 В
- Температурный диапазон: от минус 60 до +85°C
- Корпус: 8304.624-1
- Технология: КНИ 0,18 мкм;

ПЛИС:

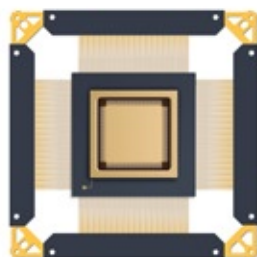
- Число вентиляй: 800 тыс. системных вентиляй (200 тыс. лог. вентиляй)
- Число выводов пользователя: 350;
- Блоки памяти объемом до 100 кбит;

Процессорное ядро RISC-V:

- Разрядность: 32 бита;
- Тактовая частота: до 40 МГц;
- Выделенный блок ОЗУ 16 кбайт
- Однократно программируемая память (antifuse) - 256 кбайт;
- Два интерфейса SPI;
- Интерфейс отладки JTAG;

5510ТС044А

ПЛИС ёмкостью не менее 250 тыс. логических вентиляей



Микросхема 5510ТС044А предназначена для реализации логических функций пользователя. Для этого она обладает 4308 логическими блоками. Для реализации необходимых пользователю функций схема содержит выводы в количестве 240 шт. Выводы пользователя могут быть сконфигурированы в качестве входов, выходов, выходов с 3-мя состояниями. Также пользователь может регулировать мощность выхода, задавать задержку по входу, использовать функцию удержания состояния вывода и подтяжку вывода к питанию. Данная микросхема может использоваться как в бортовых вычислительных системах управления, так и в наземных вычислительных и управляющих комплексах.



**готово
к поставке**

ТУ изделия:
АЕНВ.431260.349ТУ

Зарубежные аналоги:
APA 1000 фирмы Microsemi (Actel)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания портов ввода-вывода: 3,3 В;
- Ток потребления в статическом режиме: 75 мА;
- Системная частота: 70 МГц;
- Число вентиляей: 250 тыс.;
- Число логических блоков: 4308 шт.;
- Число выводов пользователя: 240 шт.;
- Память ОЗУ на 198 Кбит;
- 2 блока PLL;
- Температурный диапазон: от минус от минус 60 до + 125 °С;
- Корпус: МК 4244.256-4;
- Технология: КМОП КНИ 0,18 мкм.

АЦП

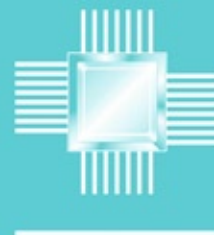
- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти
- ПЛИС

АЦП

- Операционные усилители
- Компараторы
- БМК
- Прочие микросхемы
- Изделия малой степени интеграции



1299ПВ1У
1299ПВ2У
1299ПВ3У
1299ПВ4У
5108ПВ1АУ
5108ПВ1БУ
5108ПВ3У
5114НВ015
5112НВ035



1299ПВ1У, 1299ПВ2У

10-ти и 12-ти разрядный АЦП конвейерного типа



Микросхемы 1299ПВ1У, 1299ПВ2У являются аналого-цифровыми радиационно-стойкими преобразователями конвейерного типа. ИС 1299ПВ1У - 10-разрядный АЦП с частотой выборок не менее 50 МГц., 1299ПВ2У - 12-разрядный АЦП с частотой выборок не менее 40 МГц. Микросхемы имеют параллельный вывод данных. Микросхемы разработаны по КНИ технологии с проектными нормами 0,24 мкм. Данные АЦП предназначены для применения в высокоскоростных системах обработки сигналов.



**готово
к поставке**

ТУ изделия:
АЕЯР.431320.889ТУ

Зарубежные аналоги:
Ad9211
AD 9626 (Analog Devices)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 10 бит - 1299ПВ1У, 12 бит - 1299ПВ2У;
- Номинальное значение напряжения питания: 3,3 В;
- Динамический ток потребления: не более 450,0 мА;
- Максимальная частота выборок входного сигнала:
1299ПВ1У не менее 50 МГц;
1299ПВ2У не менее 40 МГц;
- Диапазон входного сигнала: от - 0,1 В до 3,8 В;
- Дифференциальная нелинейность: 1299ПВ1У - (0,5 МЗР),
1299ПВ2У - (0,75 МЗР);
- Интегральная нелинейность: 1299ПВ1У - (1,5 МЗР);
1299ПВ2У - (2,5 МЗР);
- LVDS цифровые выходы данных;
- Температурный диапазон: от минус 60° С до 85С°;
- Корпус: 5142.48-А;
- Технология: КНИ 0,24 мкм.

1299ПВ3У, 1299ПВ4У

14-ти разрядные АЦП конвейерного типа



Микросхемы 1299ПВ3У, 1299ПВ4У являются 14-ти разрядными АЦП конвейерного типа. Микросхемы имеют параллельный вывод данных. Микросхемы разработаны по КНИ технологии с проектными нормами 0,24 мкм. Принципы, заложенные в архитектуре АЦП опираются на методы цифровой автокалибровки. Также, АЦП имеют расширенные возможности по приему входных тактовых сигналов. Данные АЦП предназначены для преобразования радио- и видеосигналов в системах промышленного назначения.



**готово
к поставке**

ТУ изделия:
АЕЯР.431320.036ТУ

Зарубежные аналоги:
AD9245, AD9246, AD9254, AD9255,
AD9649 (Analog Devices)

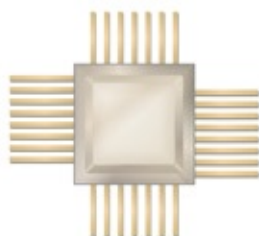
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 14 бит;
- Номинальное значение напряжения питания: 3,3 В;
- Динамический ток потребления: не более 260,0 мА;
- Максимальная частота выборки входного сигнала: 40 МГц;
- Диапазон входного сигнала: от -0,1 В до 3,6 В;
- Интегральная нелинейность: 3 МЗР;
- Дифференциальная нелинейность: 1 МЗР;
- Интерфейсы входного тактового сигнала: 1299ПВ3У - (КМОП), 1299ПВ4У - (LVDS, КМОП, CML);
- КМОП цифровые выходы данных;
- Температурный диапазон: от минус 60° С до 85С°;
- Корпус: 5142.48-А.
- Технология: КНИ 0,24 мкм;

5108ПВ1АУ, 5108ПВ1БУ

Быстродействующие 12-ти разрядные АЦП с параллельным и последовательным выводом данных



Микросхемы 5108ПВ1АУ, 5108ПВ1БУ представляют собой быстродействующий 12-ти разрядный аналого-цифровой преобразователь с параллельным и последовательным выводом данных. Микросхемы выполнены по технологии КМОП с проектными нормами 0,8 мкм. Данные АЦП реализуют метод двухшагового параллельно-последовательного преобразования. Данные микросхемы предназначены для применения в системах промышленного назначения.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



готово
к поставке

ТУ изделия:
АЕЯР.431320.295-04ТУ

Зарубежные аналоги:
AD7892-3 (Analog Devices)

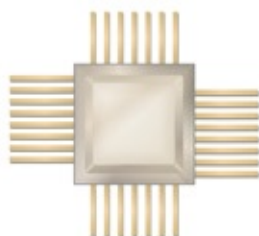
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 12 бит;
- Номинальное значение напряжения питания: 5 В;
- Динамический ток потребления: не более 18 мА;
- Максимальная частота выборок входного сигнала: 500 кГц;
- Диапазон входного сигнала: от -2,5 В до 2,5 В;
- Интегральная нелинейность: 1,5 МЗР;
- Дифференциальная нелинейность: 0,1 МЗР;
- Скорость преобразования: 5108ПВ1АУ - (1,55 мкс), 5108ПВ1БУ - (2,15 мкс);
- Внутренний генератор тактовых сигналов;
- Цифровые выводы совместимы с TTL;
- Температурный диапазон : от минус 60° С до 125С°;
- Корпус: Н09.28-1 В.
- Технология: КМОП 0,8 мкм;

5108ПВЗУ

Быстродействующий 8-ми разрядный АЦП с параллельным и последовательным выходом



Микросхема 5108ПВЗУ представляет собой быстродействующий 8-ми разрядный аналого-цифровой преобразователь с параллельным и последовательным выводом данных. Данный АЦП обеспечивает преобразование входного сигнала амплитудой до 2 В. Микросхемы выполнены по планарно-эпитаксиальной технологии БиКМОП.

Данная микросхема предназначена для применения в системах промышленного назначения.



готово к поставке

ТУ изделия:
АЕЯР.431320.295-02ТУ

Зарубежные аналоги:
Ad9058 (Analog Devices)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 8 бит;
- Номинальное значение напряжения питания: 5 В;
- Динамический ток потребления: не более 140 мА;
- Максимальная частота выборки входного сигнала: 40 МГц;
- Диапазон входного сигнала: от -1 В до 2 В;
- Интегральная нелинейность: 2 МЗР;
- Дифференциальная нелинейность: 1,5 МЗР;
- Внутренний генератор тактовых сигналов;
- Цифровые выходы совместимы с TTL;
- Температурный диапазон : от минус 60° С до 85С°;
- Корпус: Н09.28-1 В.
- Технология: БиКМОП планарно-эпитаксиальная;

5114НВ015

Быстродействующий 8-ми разрядный АЦП параллельного типа



Микросхема 5114НВ015 является 8-ми разрядным АЦП параллельного типа. Микросхема имеет параллельный вывод данных. Микросхема разработана по КНИ технологии с проектными нормами 0,24 мкм. Принципы, заложенные в архитектуре АЦП опираются на методы цифровой автокалибровки.

Данный АЦП предназначен для обработки аналоговых сигналов с датчиков, построения схем управления.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Ad9057 (Analog Devices)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 8 бит;
- Номинальное значение напряжения питания: 2,3 В;
- Динамический ток потребления: не более 250,0 мА;
- Максимальная частота выборок входного сигнала: 100 МГц, (возможно 200 МГц);
- Диапазон входного сигнала: от 0 В до 2,5 В;
- Интегральная нелинейность: 4 МЗР;
- Дифференциальная нелинейность: 1,5 МЗР;
- Время преобразования: 6 нс;
- Интерфейсы входного тактового сигнала: LVDS;
- LVDS цифровые выходы данных;
- Температурный диапазон: от минус 60° С до 85С°;
- Корпус: 5142.48-А.
- Технология: КНИ 0,18 мкм;

5112НВ035

14-и разрядный АЦП



Микросхема 5112НВ035 является 14-ти разрядным АЦП конвейерного типа. Микросхема имеет параллельный вывод данных. Микросхема разработана по КНИ технологии с проектными нормами 0,24 мкм. Принципы, заложенные в архитектуре АЦП опираются на методы цифровой автокалибровки. Также, АЦП имеет расширенные возможности по приему входных тактовых сигналов. Данный АЦП предназначен для преобразования радио- и видеосигналов в системах промышленного назначения.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕНВ.431320.284ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Разрядность: 14 бит;
- Номинальное значение напряжения питания: 3,5 В;
- Динамический ток потребления: не более 360,0 мА;
- Максимальная частота выборок входного сигнала: 50 МГц;
- Диапазон входного сигнала: от 1,8 В до 2,2 В;
- Интегральная нелинейность: 1 МЗР;
- Дифференциальная нелинейность: 10 МЗР;
- Интерфейсы входного тактового сигнала: LVDS, КМОП, CML;
- КМОП, LVDS цифровые выходы данных;
- Дифференциальный вход с полосой пропускания до 500 МГц;
- Температурный диапазон: от минус 60° С до 125С°;
- Корпус: 5142.48-А.
- Технология: КНИ 0,24 мкм;

ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ

- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти
- ПЛИС
- АЦП

Операционные усилители

- Компараторы
- БМК
- Прочие микросхемы
- Изделия малой степени интеграции

> 1487УД1У
1487УД2У
1408УД1
740УД4АН1ММ



1487УД1У

Прецизионный одноканальный операционный усилитель



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕЯР.431130.858ТУ

Зарубежные аналоги:
Ad820 (Analog Devices)

Отечественные аналоги:
Отсутствуют

1487УД1У - прецизионный одноканальный усилитель с входным каскадом на полевых транзисторах, который может работать от однополярного источника питания от 5 до 30 В или от двухполярного источника питания от $\pm 2,5$ до ± 15 В. Выходной динамический диапазон прибора всего на 20 мВ меньше напряжения питания. Микросхемы выполнены по планарно-эпитаксиальной технологии с изоляцией р-п переходом, тонкопленочными резисторами на базе хромосилицидного сплава РС3710, двухуровневой металлизации и минимальными проектными нормами 3,0 мкм.

Данная микросхема применяется в фотоприемных усилителях, активных фильтрах, системах сбора банных, медицинской аппаратуре.

Основные характеристики:

- Диапазон однополярного питания: от 5 до 30 В;
- Диапазон двухполярного питания: от $\pm 2,5$ до ± 15 В;
- Напряжение смещения нуля: 1 мВ ;
- Коэффициент усиления: 30 В/мВ ;
- Входной ток: 50 пА ;
- Ток потребления: не более 900 мкА ;
- Частота единичного усиления: $1,5 \text{ МГц}$;
- Скорость нарастания выходного сигнала: $2,7 \text{ В/мкс}$;
- Входное напряжение смещения: не более 800 мкВ ;
- Рабочий темп. диапазон: от минус 45°C до $+85^\circ\text{C}$;
- Корпус: НО2.8-1В; 2101.8-7 (1487УД1Р);
- Технология: планарно-эпитаксиальная.

1487УД2У

Прецизионный двухканальный операционный усилитель



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



1487УД2У - прецизионный двухканальный усилитель с входным каскадом на полевых транзисторах, который может работать от однополярного источника питания от 5 до 30 В или от двухполярного источника питания от $\pm 2,5$ до ± 15 В. Выходной динамический диапазон прибора всего на 20 мВ меньше напряжения питания.

Микросхемы выполнены по планарно-эпитаксиальной технологии с изоляцией р-п переходом, тонкопленочными резисторами на базе хромосилицидного сплава РС3710, двухуровневой металлизации и минимальными проектными нормами 3,0 мкм.

Данная микросхема применяется в фотоприемных усилителях, активных фильтрах, системах сбора банных, медицинской аппаратуре.

готово
к поставке

ТУ изделия:
АЕЯР431130.858ТУ

Зарубежные аналоги:
Ad822 (Analog Devices)

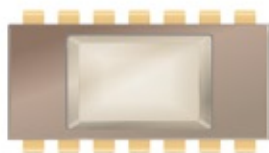
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Диапазон однополярного питания: от 5 до 30 В;
- Диапазон двухполярного питания: от $\pm 2,5$ до ± 15 В;
- Напряжение смещения нуля: 1 мВ ;
- Коэффициент усиления: 30 В/мВ ;
- Входной ток: 50 пА ;
- Ток потребления: не более 900 мкА ;
- Частота единичного усиления: $1,5 \text{ МГц}$;
- Скорость нарастания выходного сигнала: $2,7 \text{ В/мкс}$;
- Входное напряжение смещения: не более 800 мкВ ;
- Рабочий темп. диапазон: от минус 45°C до $+85^\circ\text{C}$;
- Корпус: НО2.8-1В; 2101.8-7 (1487УД2Р);
- Технология: планарно-эпитаксиальная.

1408УД1

Высоковольтный операционный усилитель



Микросхема 1408УД1 представляет собой операционный усилитель с малыми входными токами и внутренней частотной коррекцией. Данный операционный усилитель предназначен для использования в схемах решающих усилителей, интеграторов, сумматоров, в системах автоматического контроля и регулирования, в системах обработки аналоговых и аналогово-цифровых сигналов, в том числе специального применения.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕНВ.431130.209ТУ

Зарубежные аналоги:
1408УД1, «Квазар», г. Киев

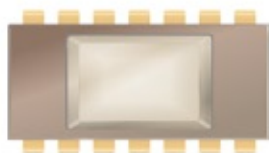
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: не менее $|5|$ В, не более $|30|$ В;
- Максимальное выходное напряжение: не менее -20 В, не более 20 В;
- Напряжение смещения нуля: $|4,75|$ мВ;
- Коэффициент усиления: не менее 100 В/мВ;
- Средний входной ток: 19 нА;
- Ток потребления: $|3,8|$ мА;
- Разность входных токов: не менее -2,85 нА, не более 2,85 нА;
- Частота единичного усиления: 1,6 МГц;
- Максимальная скорость нарастания выходного напряжения: 3,2 В/мкс;
- Коэффициент ослабления синфазных входных напряжений: 80 дБ;
- Температурный диапазон: от минус 60° С до +125° С;
- Корпус: 201.14-10.

740УД4АН1ММ

Операционный усилитель



Микросхема 740УД4АН1ММ представляет собой операционный усилитель с малыми входными токами и внутренней частотной коррекцией. Данный операционный усилитель предназначен для использования в схемах решающих усилителей, интеграторов, сумматоров, в системах автоматического контроля и регулирования, в системах обработки аналоговых и аналогово-цифровых сигналов, в том числе специального применения.



 **готово
к поставке**

ТУ изделия:
АЕНВ.431130.210ТУ

Зарубежные аналоги:
740УД4-1, «Квазар», Киев

Отечественные аналоги:
140УД6БН1ВК, «Восход», Калуга

Основные характеристики:

- Напряжение питания: не менее $|15|$ В;
- Максимальное выходное напряжение: не менее -12 В, не более 12 В;
- Напряжение смещения нуля: $|7,6|$ мВ;
- Коэффициент усиления: не менее 50 В/мВ;
- Средний входной ток: 47,5 нА;
- Ток потребления: $|2,65|$ мА;
- Разность входных токов: не менее $|14,3|$ нА;
- Частота единичного усиления: 1,1 МГц;
- Максимальная скорость нарастания выходного напряжения: 2,6 В/мкс;
- Коэффициент ослабления синфазных входных напряжений: 80 дБ;
- Температурный диапазон: от минус 60° С до +125°С;
- Корпус: 201.14-10.

КОМПАРАТОРЫ

- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти
- ПЛИС
- АЦП
- Операционные усилители

Компараторы

- БМК
- Прочие микросхемы
- Изделия малой степени интеграции



1487CA1Y
1495CA015
1495CA025
1495CA035
1495CA045
1495CA055
1495CA065



1487CA1Y

Компаратор напряжения с повышенной стойкостью



Микросхема 1487CA1Y является компаратором напряжения общего применения с малым входным током и широким диапазоном напряжений питания. Она может использоваться в том числе с однополярным источником питания, например, +5 В или -30 В. Компаратор имеет два выхода: открытый коллектор и эмиттер. При этом нагрузка может быть подключена к земле, положительной или отрицательной шинам питания. Данная микросхема изготавливается для использования в аппаратуре широкого применения.



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431350.092ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
521CA3

Основные характеристики:

- Положительное напряжение питания: $15 \text{ В} \pm 10\%$;
- Отрицательное напряжение питания: минус $15 \text{ В} \pm 10\%$;
- Ток потребления:
 - от положительного источника: 7 мА;
 - от отрицательного источника: -6 мА;
- Средний входной ток: 100 нА;
- Напряжение смещения нуля: от минус 3 до 3 мВ;
- Коэффициент усиления напряжения: $5 \cdot 10$;
- Время задержки распространения: 650 нс;
- Рабочий температурный диапазон: минус 60 до 125°C;
- Корпус: Н02.8-1В.

1495CA015/025/035/045/055/065

Четырехканальные компараторы напряжения с напряжением питания до 36 В



Микросхемы 1495CA015/025/035/045/055/065 представляют собой прецизионные компараторы напряжения, которые работают от одного источника питания и имеют широкий диапазон входного напряжения. Возможна работа от двух источников питания в двухполярном режиме. Данные микросхемы изготавливаются для использования в аппаратуре широкого применения.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431350.599ТУ

Зарубежные аналоги:
LM239N (Texas Instruments, США),
LM311 (Fairchild, США)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 36 В;
- Ток потребления:
1495CA015/035/055: 10 мА;
1495CA025/045/065: 3 мА;
- Средний входной ток:
1495CA015/035/055: ± 200 нА;
1495CA025/045/065: ± 75 нА;
- Напряжение смещения нуля: от минус 5 до 5 В;
- Время задержки распространения:
1495CA015/035/055: 160 нс;
1495CA025/045/065: 250 нс;
- Рабочий температурный диапазон минус 60 до 125°C;
- Корпус: Н02.8-1В, Н02.14-1В, Н04.16-1В.

БМК

- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти
- ПЛИС
- АЦП
- Операционные усилители
- Компараторы

БМК

- Прочие микросхемы
- Изделия малой степени интеграции

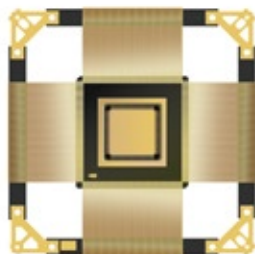


5510БЦ2Т
5510БЦ3Т
5540ТН014А
5540ТН028
5400БК1Т
5400БК2У
5400ТР024
5400ТР024
5400ТР025



5510БЦ2Т, 5510БЦ3Т

БМК емкостью 500 тыс. и 1 млн. вентиляей



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕЯР431260.901ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Микросхемы 5510БЦ2Т, 5510БЦ3Т являются базовыми матричными кристаллами (БМК) емкостью 500 тысяч вентиляей и 1 млн. вентиляей и предназначены для оперативной разработки специализированных микросхем для применения в вычислительных комплексах систем управления и обработки данных промышленного назначения. Микросхемы разработаны по КНИ технологии с проектными нормами 0,24 мкм, с одним уровнем поликремния и 4 уровнями металла. БМК содержит развитую библиотеку внутренних элементов (400 элементов) и 20 периферийных выводов. Конструкция БМК позволяет организовать систему контроля микросхемы JTAG.

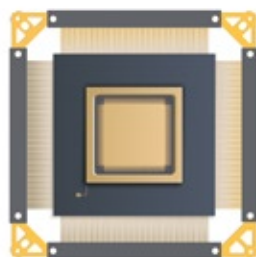
При проектировании БИС на базе БМК могут быть использованы современные САПР Cadence и SYNOPSYS (для синтеза логической схемы). Для проектирования топологии БИС библиотека элементов позволяет использовать программу Encounter (САПР Cadence).

Основные характеристики:

- Диапазон напряжения питания: от 2,7 до 3,7В;
- Емкость:
500 тыс. (5510БЦ2Т) вентиляей;
1 млн. (5510БЦ3Т) вентиляей;
- Библиотека внутренних элементов: 400;
- Библиотека периферийных элементов: 20;
- Температурный диапазон: от минус 60°C до 125°C°;
- Корпус: 4245.240-6.01;
- Технология: КНИ 0,24 мкм.

5540TH014A

БМК ёмкостью 3,5 млн. вентиляей



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
2020г.

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Микросхема является базовым матричным кристаллом (БМК) ёмкостью 3,5 млн. вентиляей и предназначена для оперативной разработки специализированных микросхем для применения в вычислительных комплексах систем управления и обработки данных.

Микросхема разработана по КНИ технологии с проектными нормами 0,18 мкм, с одним уровнем поликремния и 6 уровнями металла.

БМК содержит развитую библиотеку внутренних элементов (250 элементов) и 20 периферийных элементов.

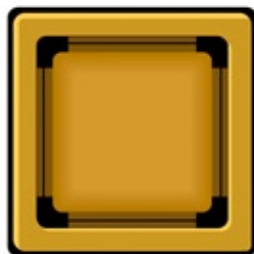
При проектировании БИС на базе БМК могут быть использованы современные САПР Cadence и SYNOPSYS (для синтеза логической схемы). Для проектирования топологии БИС библиотека элементов позволяет использовать программу Encounter (САПР Cadence).

Основные характеристики:

- Номинальное значение напряжения питания:
Периферии - 3,3 В;
Ядра - 1,8 В;
- Ёмкость: 3,5 млн. вентиляей;
- Библиотека внутренних элементов: 250;
- Библиотека периферийных элементов: 20;
- IP-ядра оперативной памяти: 24 Кбайт;
- Температурный диапазон : от минус 60° С до 125С°;
- Корпус: МК 4254.352-2;
- Технология: КНИ 0,18 мкм.

5540ТН028

Базовый матричный кристалл на 10 млн. вентиляей



Базовый матричный кристалл 5540ТН028 относится к полузаказным изделиям, предназначенным для оперативной разработки специализированных микросхем, применяющихся в вычислительных комплексах систем управления и обработки данных.

БМК разработан по технологии КНИ с проектными нормами 90 нм и обладает повышенной стойкостью к радиационному воздействию. При проектировании БИС на базе БМК могут быть использованы современные САПР Cadence и SYNOPSYS (для синтеза логической схемы). Для проектирования топологии БИС библиотека элементов позволяет использовать программу Encounter (САПР Cadence).

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 *ожидаемый срок
начала поставок:*
2020г.

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Отсутствуют

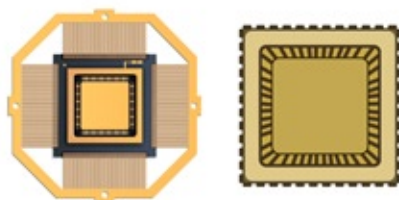
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Номинальное значение напряжения питания:
Периферии - 3,3 В;
Ядра - 1,2 В;
- Максимальная внутренняя частота: 200 МГц;
- Емкость: 10 млн. вентиляей;
- Библиотека внутренних элементов: 270;
- Температурный диапазон: от минус 60 до + 125 °С;
- Корпус: МК 8304.624-1;
- Технология: КНИ 0,09 мкм.

5400БК1Т, 5400БК2У

Аналого-цифровые БМК



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕЯР.431260.900ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Микросхемы 5400БК1Т и 5400БК2Т представляют собой аналого-цифровые БМК емкостью 130 000 цифровых вентилей и 25000 аналоговых ячеек (5400БК1Т), и 45 000 цифровых вентилей и 12000 аналоговых ячеек (5400БК2У).

Архитектурно структура ИС 5400К1Т и 5400БК2У подразделяется на две функциональные области – цифровую и аналоговую.

Микросхемы изготавливаются по технологии КМОП КНИ 0,25 мкм.

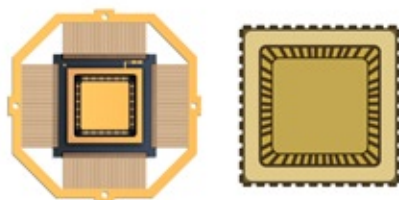
При проектировании БИС на базе АЦ БМК могут быть использованы современные САПР Cadence и SYNOPSYS (для синтеза логической схемы). Для проектирования топологии БИС библиотека элементов позволяет использовать программу Encounter (САПР Cadence).

Основные характеристики:

- Номинальное значение напряжения питания: $3,3 \text{ В} \pm 10\%$;
- Количество цифровых вентилей:
130 000 - 5400БК1Т,
45 000 - 5400БК2У;
- Количество аналоговых ячеек:
25 000 - 5400БК1Т,
12 000 - 5400БК2У;
- Количество встроенных ОУ общего применения: 28;
- Количество встроенных быстродействующих ОУ: 28;
- Количество встроенных быстродействующих компараторов: 28;
- Количество компараторов общего назначения: 28;
- Количество встроенных ЦАП: 3;
- Разрядность ЦАП: 12;
- Температурный диапазон: от минус 60°C до 125°C ;
- Корпус: 4248.108-3 (5400БК1Т), 5142.48-А (5400БК2У).
- Технология: КМОП КНИ 0,25 мкм;

5400TP024, 5400TP025

Аналого-цифровые БМК емкостью 123000 вентиляей



Микросхемы 5400TP024 и 5400TP025 представляют собой аналого-цифровые БМК емкостью 123 000 вентиляей. Архитектурно структура ИС 5400TP024 и 5400TP025 подразделяется на две функциональные области – цифровую и аналоговую.

Микросхемы изготавливаются по технологии КМОП КНИ 0,25 мкм. При проектировании БИС на базе АЦ БМК могут быть использованы современные САПР Cadence и SYNOPSYS (для синтеза логической схемы). Для проектирования топологии БИС библиотека элементов позволяет использовать программу Encounter (САПР Cadence).

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



готово
к поставке

ТУ изделия:
АЕНВ.431260.122ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Номинальное значение напряжения питания: $3,3 \text{ В} \pm 10\%$;
- Количество цифровых вентиляей: 123 000;
- Количество аналоговых ячеек: 33 000;
- Количество встроенных ОУ общего применения: 19;
- Количество встроенных полностью дифференциальных ОУ: 12;
- Количество встроенных стробируемых компараторов: 15;
- Количество компараторов общего назначения: 28;
- Количество встроенных ЦАП/АЦП модулей (реконфигурируемых): 3;
- Разрядность ЦАП/АЦП: 12.
- Температурный диапазон: от минус 60°C до 125°C ;
- Корпус: 4248.108-3 (5400TP024), 5142.48-A (5400TP025);
- Технология: КМОП КНИ 0,25 мкм.

ПРОЧИЕ МИКРОСХЕМЫ

- Номенклатурный перечень
- Микропроцессоры и контроллеры
- Микросхемы памяти
- ПЛИС
- АЦП
- Операционные усилители
- Компараторы
- БМК

Прочие микросхемы

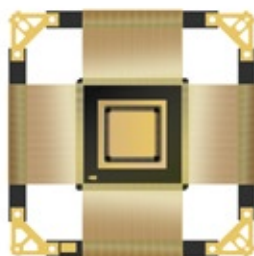
- Изделия малой степени интеграции

> 5562КИ024
5562КИ016
1354ХК2Н4
1299ПН2У
1299ПН3У
1354ХК6У
1354ХК7У
9012НМ01
5559ИН29Т
5559ИН30Т
1912ВС025
1912ВС014
5547ВС034
5547ВС018
5547ВС028
5562ВВ014
5562ВВ025
1483ХА1У
1483ХА3У
5548НР01Н4
5548НР02Н4
5548НР03Н4
5548НР04Н4
5548НР05Н4
5548НР06Н4
5548НР07Н4
5548НР08Н4
5549ТК015



5562КИ024

Микросхема многоканального адаптера интерфейсов



изделие 1-ого уровня —
микросхема полностью
отечественного производства!



Микросхема 5562КИ024 представляет собой многоканальный адаптер интерфейсов. Данная микросхема обеспечивает взаимодействие процессора с коммуникационной сетью на основе стандарта SpaceWire, которая, как правило, строится на основе коммутаторов-маршрутизаторов.

Каналы связи SpaceWire также могут быть использованы для сопряжения с источниками/приемниками высокоскоростных потоков цифровых сигналов и данных. Микросхема разработана по КМОП технологии с проектными нормами 0,18 мкм и шестью уровнями металла.

Данная микросхема применяется в бортовой аппаратуре промышленного назначения.

**готово
к поставке**

ТУ изделия:
АЕЯР431290.261ТУ

Зарубежные аналоги:
Отсутствуют

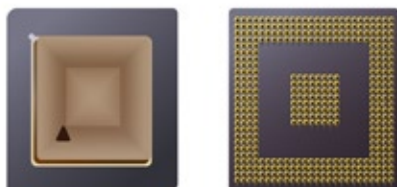
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: Ядра – 1,8 В; Периферии – 3,3 В;
- Динамический ток потребления: 500 мА;
- Количество каналов: 4;
- Канал ARINC 429 (10 входов, 5 выходов);
- Два канала MIL1553;
- Канал SpaceWire по стандарту ECSS-E-50-12C;
- Скорость обмена по каналу SpaceWire: до 300 Мбит/с;
- Порт сопряжения с внешним микропроцессором;
- Память данных: 512 Кбайт;
- Рабочий температурный диапазон: от минус 60°C до +85°C;
- Корпус: 4245.240-6;
- Технология: КМОП 0,18 мкм.

5562КИ016

Интегральная микросхема Линк-коммутатора



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



Микросхема 5562КИ016 представляет собой неблокирующий полносвязный линк-коммутатор и предназначена для создания коммутационной среды обмена пакетными сообщениями по LINK – интерфейсам в программно-аппаратных комплексах. Коммутаторы предназначены для маршрутизации сообщений от оконечного устройства (ОУ) – источника до ОУ – приемника сообщения. Для управления маршрутизацией в коммутаторах имеются таблицы маршрутизации. Каждому интерфейсу коммутатора соответствует своя таблица, в которой указывается, на какой выходной порт коммутатора выдавать сообщение для указанного в сообщении адреса ОУ получателя. Микросхема разработана по КМОП технологии с проектными нормами 0,18 мкм и шестью уровнями металла. Данная микросхема применяется в бортовой аппаратуре промышленного назначения..

 **готово
к поставке**

ТУ изделия:
АЕЯР.431290.260ТУ

Зарубежные аналоги:
Отсутствуют

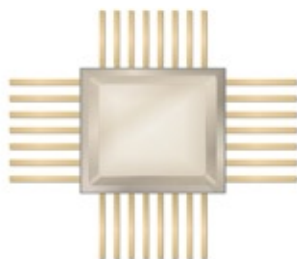
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: Ядра – 1,8 В; Периферии – 3,3 В;
- Динамический ток потребления: 500 мА;
- Количество портов: 12;
- Скорость обмена данными по портам: 40 Мбит/с (в каждом напр.);
- Порт управления таблицей маршрутизации;
- Системная частота: 100 МГц;
- Совместимость портов с микросхемами 1892ВМхх;
- Скорость обмена информацией: до 40 Мбит/с;
- Рабочий температурный диапазон: от минус 60°С до +85°С;
- Корпус: МК 6118.416-А;
- Технология: КМОП 0,18 мкм.

1354ХК2Н4

Специализированная микросхема обработки входных импульсных сигналов



1354ХК2 представляет собой специализированную микросхему обработки входных импульсных сигналов по трем независимым каналам получения информации и выдачи исполнительного сигнала через заданный интервал времени. Микросхема способна вырабатывать одно из стабилизированных напряжений 5,0 В или 8,5 В и предназначена для питания внешнего фотоприемного устройства.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**
(по согласованию
с заказчиком)

ТУ изделия:
АЕЯР431260.902ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
808ХК1Н4

Основные характеристики:

- Напряжение питания: 5 В или 8,5 В;
- Ток потребления микросхемы в режиме отсчета времени при выключенном питании фотоприемника: максимальный 3мА;
- Частота внутреннего генератора микросхемы: 2МГц;
- Тактовые временные сигналы внутри микросхемы отсчитываются с частотой 2МГц;
- Максимальный ток пропускания выходного исполнительного ключа микросхемы: 1А;
- Длительность импульса при максимальном токе пропускания 2 мс, скважность более 50;
- Диапазон рабочих температур: от минус 60°С до +85°С;
- Бескорпусная ИМС (условный корпус – Н09.28-1В).

1299ПН2У, 1299ПН3У

Преобразователи напряжения



Микросхемы 1299ПН2У/ПН3У представляют собой радиационно-стойкие высокочастотные повышающий (1299ПН2У) и понижающий (1299ПН3У) импульсные преобразователи напряжения с внутренним силовым ключом. Микросхемы предназначены для применения в бортовых цифровых вычислительных системах управления, наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**

ТУ изделия:
АЕЯР431320.900ТУ

Зарубежные аналоги:
Lm3671, MAX1723

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Входное напряжение:
не менее 1,2 В, не более U_0 (1299ПН2У);
не менее $U_0 + 1,5$ В, не более 5,5 В (1299ПН3У);
- Выходное напряжение U_0 : не менее 1,2 В, не более 4,0 В
с шагом 0,05 В (1299ПН2У, 1299ПН3У);
- Тактовая частота: не менее 2,6 МГц;
- Ток потребления: не более 35 мкА;
- Температурный диапазон: от минус 60 до +85°C;
- Корпус: Н02.8-2В;
- Технология: КНИ 0,18 мкм.

9012НМ01

Акселерометр линейных и угловых ускорений



Многокристалльный модуль 9012НМ01 представляет собой акселерометр линейных и угловых ускорений. Областью применения разрабатываемых изделий является бортовая аппаратура навигации высокодинамичных объектов, обеспечивающей контроль линейной и угловой скорости на стадии разгона таких объектов.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 **готово
к поставке**
(по согласованию
с заказчиком)

ТУ изделия:
АЕНВ.431320.271ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Основное функциональное назначение – акселерометр линейных и угловых ускорений;
- Широкий динамический диапазон контроля максимального линейного ускорения объекта;
- Широкий динамический диапазон контроля максимальной угловой скорости объекта;
- Рабочий темп. диапазон: от минус 50°C до +50°C.

1354ХК6У, 1354ХК7У

Микросхема для излучения, приема и обработки аperiodических видеосигналов



Интегральные микросхемы 1354ХК6У, 1354ХК7У представляют собой специализированные микросхемы, реализующие комплекс функций, связанных с излучением, приемом и обработкой аperiodических видеосигналов и позволяющих неконтактно определять расстояние до поверхности.

Микросхема 1354ХК6У оптимизирована по критерию малого энергопотребления и высокой стойкости к перегрузкам.

Микросхема 1354ХК7У реализует интеллектуальную обработку сигнала и допускает работу от внешнего цифрового процессора.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**
(по согласованию
с заказчиком)

ТУ изделия:
АЕНВ.431260.103ТУ

Зарубежные аналоги:
Отсутствуют

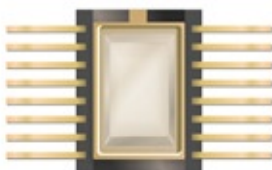
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: $U_{cc1} - 1,8 \text{ В}$, $U_{cc2} - 3,3 \text{ В}$;
- Статический ток потребления: 35 мА (1354ХК6У), 350 мА (1354ХК7У);
- Минимальная частота выдачи импульсов: 1 МГц;
- Максимальная частота выдачи импульсов: 50 МГц;
- Температурный диапазон: от минус 60 до +85°C;
- Корпус: 5149.32-1;
- Технология: КМОП 0,18 мкм.

5559ИН29Т, 5559ИН30Т

4-х канальный LVDS-приемник и передатчик



Данные микросхемы представляют собой 4-х канальный LVDS-приемник (5559ИН30Т) и передатчик (5559ИН29Т) с общим управлением и дифференциальными выходами по стандарту LVDS. Микросхемы предназначены для систем помехозащищенной передачи цифровой информации.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



готово
к поставке

ТУ изделия:
АЕЯР.431230.896ТУ

Зарубежные аналоги:
SN65LVDS31 (5559ИН29Т);
SN65LVDS32D (5559ИН30Т)

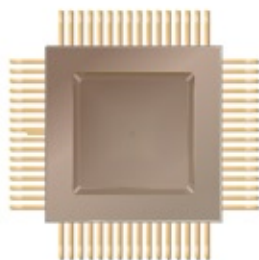
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 3,3 В;
- Ток потребления (режим хранения, без нагрузки):
не более 20мА - 5559ИН29Т;
не более 18мА – 5559ИН30Т;
- Скорость передачи данных: 400 Мбит/с;
- Стандарт интерфейса: ANSI/TIA/EIA-644;
- Температурный диапазон: от минус 60 до +125°C;
- Корпус: 402.16-32.
- Технология: КМОП 0,18 мкм;

1912BC025

Микросхема криптографической защиты



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**

ТУ изделия:
АЕЯР.431260.975ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Интегральная микросхема 1912BC025 представляет собой схему криптографической защиты.

Микросхема разработана по КМОП технологии (Н8) с проектными нормами 0.18 мкм и шестью уровнями металла. Микросхема предназначена для применения в составе электронных модулей, портативных электронных устройств, электронных карт различного назначения, в малогабаритных и мобильных системах реализующих функции шифрования и дешифрования данных, формирования и проверки ЭЦП, а также сбора и хранения данных большого объема с защитой от НСД.

Основные характеристики:

- Напряжение питания: 3,3 В;
- Память команд: 128 Кбайт;
- ОЗУ: 16 Кбайт;
- EEPROM: 4096 байт;
- Физический генератор случайной последовательности;
- Интерфейсы: LPC (rev 1.1), PCI target 32 бит (rev 2.2), 1-Wire, Ethernet (MII MAC), USB 2.0 (Host);
- Тактовая частота: до 33 МГц;
- Контроллер FLASH памяти до 16 Гбайт;
- Температурный диапазон: от минус 60 до +85°C;
- Корпус: Н18.64-2В;
- Технология: КМОП 0,18 мкм.

1912BC014

Схема модуля доверенных платформ



Интегральная микросхема 1912BC014 представляет собой схему модуля доверенных платформ. Микросхема разработана по КМОП технологии (Н8) с проектными нормами 0,18 мкм и шестью уровнями металла. Микросхема предназначена для применения в блоках реализующих различные криптографические и функциональные алгоритмы согласно международных спецификаций TCG, удовлетворяющих требованиям к базовому уровню доверия (корень доверия) в технологиях доверенных вычислений.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



**готово
к поставке**
(по согласованию
с заказчиком)

ТУ изделия:
АЕЯР431260.976ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 3,3 В;
- Процессорное ядро: 32 бит;
- ПЗУ команда: 128 Кбайт;
- ОЗУ: 16 Кбайт;
- ПЗУ: 2 Кбайт;
- EEPROM: 4096 байт;
- Интерфейсы: LPC (rev 1.1), PCI target 32 бит (rev 2.2), 1-Wire, Ethernet (MII MAC), USB 2.0 (Host);
- Тактовая частота: до 33 МГц;
- Температурный диапазон: от минус 60 до +85°C;
- Корпус: 4238.108-3;
- Технология: КМОП 0,18 мкм.

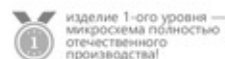
5547BC034

Четырехканальный преобразователь физического уровня интерфейса Ethernet 10/100/1000 Мбит/с



Микросхема 5547BC034 представляет собой четырехканальный преобразователь физического уровня интерфейса Ethernet 10/100/1000 Мбит/с.

Данная микросхема предназначена для применения в бортовых вычислительных системах управления, наземных вычислительных и управляющих комплексах.



ожидаемый срок
начала поставок:
начало 2020г.
(предварительно)

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Marvell Alaska 88E1543,
Microsemi VSC8664

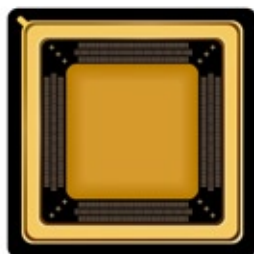
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: периферии - 2,5 В, ядра - 1,2 В;
- Потребляемая мощность в динамическом режиме: 9 Вт;
- Время нарастания/спада импульса: 2,5 нс;
- Постоянное напряжение на выходе передатчика: 2,6 В;
- Дифференциальный импеданс: от 85 до 155 Ом;
- Четыре приемопередатчика Ethernet 10/100/1000 Мбит/с;
- Четыре интерфейса связи с MAC-контроллерами SGMII;
- Два коммутируемых порта SGMII для работы в режиме 1000 Base-X;
- 16 коммутируемых выводов GPIO с возможностью коммутации интерфейсов GMII, RGMII;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: МК4248.144-1;
- Технология: КМОП 0,18 мкм.

5547BC018

Коммутационная матрица интерфейса Ethernet 10 Гбит/с



Микросхема 5547BC018 представляет собой коммутационную матрицу интерфейса Ethernet 10 Гбит/с. Микросхема включает в себя приемники и передатчики XAUI, средства для внутрисхемной отладки, интерфейс для подключения к управляющему микропроцессору. Данная микросхема предназначена для применения в бортовых вычислительных системах управления, наземных вычислительных и управляющих комплексах.



 **ожидаемый срок
начала поставок:
начало 2020г.**

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Intel FM2112,
Fujitsu MB87Q3140

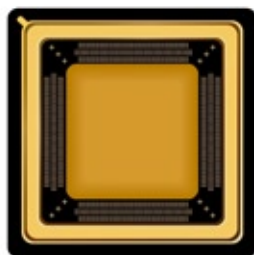
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: периферии - 2,5 В, ядра - 1,2 В;
- Потребляемая мощность в динамическом режиме: 24 Вт;
- Коммутационная матрица производительностью до 160 Гбит/с;
- Восемь MAC-контроллеров;
- Восемь интерфейсов XAUI;
- Интерфейс подключения к управляющему микропроцессору SRIO и PCIe;
- Интерфейс SPI;
- Интерфейс JTAG для внутрисхемной отладки;
- Количество коммутируемых портов 10 Gbit/s;
- Корпус: 54844-2011.

5547BC028

Коммутационная матрица интерфейса Ethernet 10/100/1000 Мбит/с



Микросхема 5547BC028 представляет собой коммутационную матрицу интерфейса Ethernet 10/100/1000 Мбит/с. Микросхема включает в себя приемники и передатчики XAUI, средства для внутрисхемной отладки, интерфейс для подключения к управляющему микропроцессору. Данная микросхема предназначена для применения в бортовых вычислительных системах управления, наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.
(предварительно)

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Intel FM2112,
Broadcom BCM56150

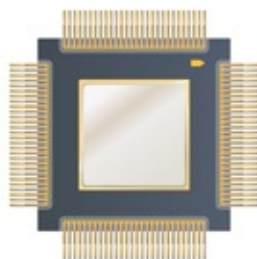
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: периферии - 2,5 В, ядра - 1,2 В;
- Потребляемая мощность в динамическом режиме: 32 Вт;
- Коммутационная матрица производительностью до 72 Гбит/с;
- Два MAC-контроллера 10G Ethernet;
- 16 MAC-контроллеров 1G Ethernet;
- Два интерфейса XAUI;
- 16 одноканальных интерфейсов SGMII;
- Интерфейс для подключения к управляющему микропроцессору SRIO и PCIe;
- Количество коммутируемых портов 10G Ethernet: 2 (XAUI);
- Количество коммутируемых портов 1G Ethernet: 16 (SGMII, RGMII);
- Корпус: 54844-2011.

5562BB014

Конфигурируемая платформа высокоскоростных последовательных интерфейсов



Микросхема 5562BB014 представляет собой конфигурируемую платформу высокоскоростных последовательных интерфейсов. Микросхема предназначена для применения в бортовых вычислительных системах управления, наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.

ТУ изделия:
АЕНВ.431290.283ТУ

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 3,3 В;
- 32-разрядный RISC процессор;
- Производительность: до 1,6 DMIPS/МГц;
- Тактовая частота: до 40 МГц;
- Контроллеры поддержки функционирования последовательных каналов передачи данных;
- ГОСТ 26765.52 (MIL-STD 1553);
- ГОСТ 23675;
- ГОСТ 18145 (RS-485);
- ГОСТ 18977 (ARINC-429);
- ARINC-825;
- Ethernet 10/100, SpaceWire (ECSS-E-ST-50-12C);
- Потребляемая мощность: не более 1,5 Вт;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: 4245.240-6

5562BB025

Сериалайзер-десериалайзер интерфейсов



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



*ожидаемый срок
начала поставок:
начало 2020г.*

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Микросхема 5562BB025 является приёмопередатчиком для высокоскоростных дуплексных каналов передачи данных типа «точка-точка», поддерживающий скорости от 0,6 до 1,3 Гбит/с. Основное назначение микросхем 5562BB025 – реализация физического интерфейса при передаче данных по линиям с контролируемым импедансом 50 Ом.

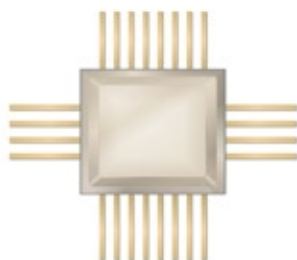
Микросхема 5562BB025 выполняет сериализацию (преобразование параллельного кода в последовательный), десериализацию (преобразование последовательного кода в параллельный) данных и восстановление тактового сигнала из потока входных данных для реализации физического уровня протокола приёма/передачи. При максимальной скорости 1,3 Гбит/с микросхема обеспечивает пропускную способность примерно 1 Гбит/с.

Основные характеристики:

- Номинальное значение напряжения питания: 3,3 В;
- Ток потребления в статическом режиме: не более 400 мА;
- Входная частота: 60 – 130 МГц;
- Выходное напряжение низкого уровня на ТТЛ выводах: не более 0,5 В;
- Выходное напряжение высокого уровня на ТТЛ выводах: не менее 2,7 В;
- Температурный диапазон: от минус 60°C до 85°C;
- Корпус: 5142.48-А.

1483XA1Y

Многофункциональная микросхема с мощными токовыми выходами



1487XA1Y представляет собой микросхему для тракта обработки сигналов с мощными токовыми выходами и обладает как однополярным, так и двухполярным питанием. Микросхема включает в себя компараторы, ОУ, мощные транзисторные ключи, маломощные транзисторные ключи. Данная микросхема предназначена для применения в различных радиотехнических устройствах специального назначения.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



готово
к поставке

ТУ изделия:
АЕЯР.431260.445-02ТУ

Зарубежные аналоги:
Отсутствуют

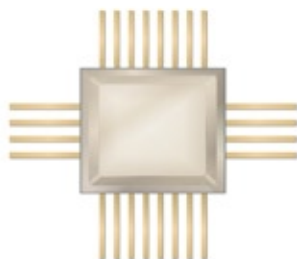
Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение смещения нуля усилителя У1: $|7,5|$ В;
- Напряжение смещения нуля усилителя У2: $|10|$ В;
- Максимальное (минимальное) выходное напряжение усилителей У1, У2, компаратора К1: не менее 12,5 В, не более 1,4 В;
- Максимальное (минимальное) выходное напряжение компаратора К2: не менее 12,5 В, не более 3 В;
- Максимальное (минимальное) выходное напряжение компаратора К3-4: не менее 11,8 В, не более 3 В;
- Ток потребления: 25 мА;
- Входной ток усилителя У2: 200 мА;
- Коэффициент усиления напряжения усилителя У1: 49 дБ;
- Коэффициент усиления напряжения усилителя У2: 51,5 дБ;
- Коэффициент усиления напряжения компараторов К1, К2, К3-4: 53 дБ;
- Коэффициент ослабления синфазных входных напряжений У1: 62 дБ;
- Температурный диапазон: от минус 60°C до 85°C;
- Корпус: Н06.24-1В.

1483ХАЗУ

Многофункциональная микросхема для обработки сигналов промежуточной частоты



изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



 *готово
к поставке*

ТУ изделия:
АЕЯР.431260.445-04ТУ

Зарубежные аналоги:
Отсутствуют

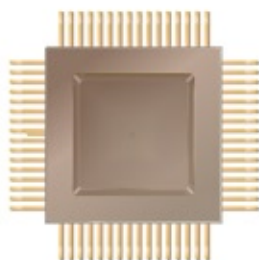
Отечественные аналоги:
Отсутствуют

Основные характеристики:

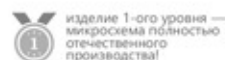
- Напряжение питания: от 5 до 15 В;
- Напряжение смещения нуля: $|7|$ мВ;
- Ток потребления: 7 мА;
- Входной ток: 500 нА;
- Разность входных токов: $|100|$ нА;
- Коэффициент усиления напряжения: не менее 66 дБ;
- Коэффициент ослабления синфазных входных напряжений: 76 дБ;
- Частота единичного усиления: 7 МГц;
- Максимальная частота коммутации: 300 кГц;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: Н06.24-1В.

5548HP01H4/02H4/03H4/04H4/05H4/06H4/07H4/08H4

8-ми и 16-ти разрядные преобразователи последовательного кода в параллельный



Микросхемы 5548HPxx представляют собой 8-ми и 16-ти разрядный последовательный на входе и параллельный на выходе сдвиговый регистр с возможностью хранения. Регистр хранения имеет выходы с третьим состоянием или с открытым коллектором. Данные микросхемы предназначены для применения в бортовых цифровых вычислительных системах.



**ожидаемый срок
начала поставок:
2020г.**
(предварительно)

ТУ изделия:
На этапе разработки

Зарубежные аналоги:
74HC595, 74HCT595
(корп. NXP Semiconductors)

Отечественные аналоги:
Отсутствуют

Основные характеристики:

Состав 8-ми разрядных микросхем:

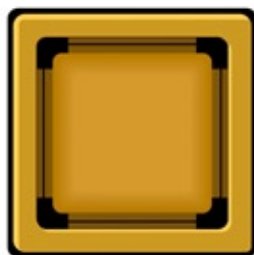
- 8-ми разрядный сдвиговый регистр;
- 8-ми разрядный регистр хранения

Состав 16-ти разрядных микросхем:

- 16-ти разрядный сдвиговый регистр;
- 16-ти разрядный регистр хранения;
- Тактовая частота не менее 100 МГц;
- Номинальное напряжение питания 5В и 3.3В;
- Рабочий темп. диапазон: от минус 60°C до +85°C;
- Корпус: N18.64-3В (предварительно).

5549TK015

Специализированная БИС второго поколения для обработки сверхкороткоимпульсных сигналов



Микросхема 5549TK015 представляет собой специализированную большую интегральную схему второго поколения для обработки сверхкороткоимпульсных сигналов в задаваемом временном стробе с длительностью импульса 0,5 - 2 нс. и формирования кодово-модулированной последовательности зондирующих импульсов с частотой следования не менее 80 МГц.

Микросхема предназначена для применения в бортовых вычислительных системах управления, наземных вычислительных и управляющих комплексах.

изделие 1-ого уровня —
микросхема полностью
отечественного
производства!



ожидаемый срок
начала поставок:
начало 2020г.
(предварительно)

ТУ изделия:
На этапе разработки

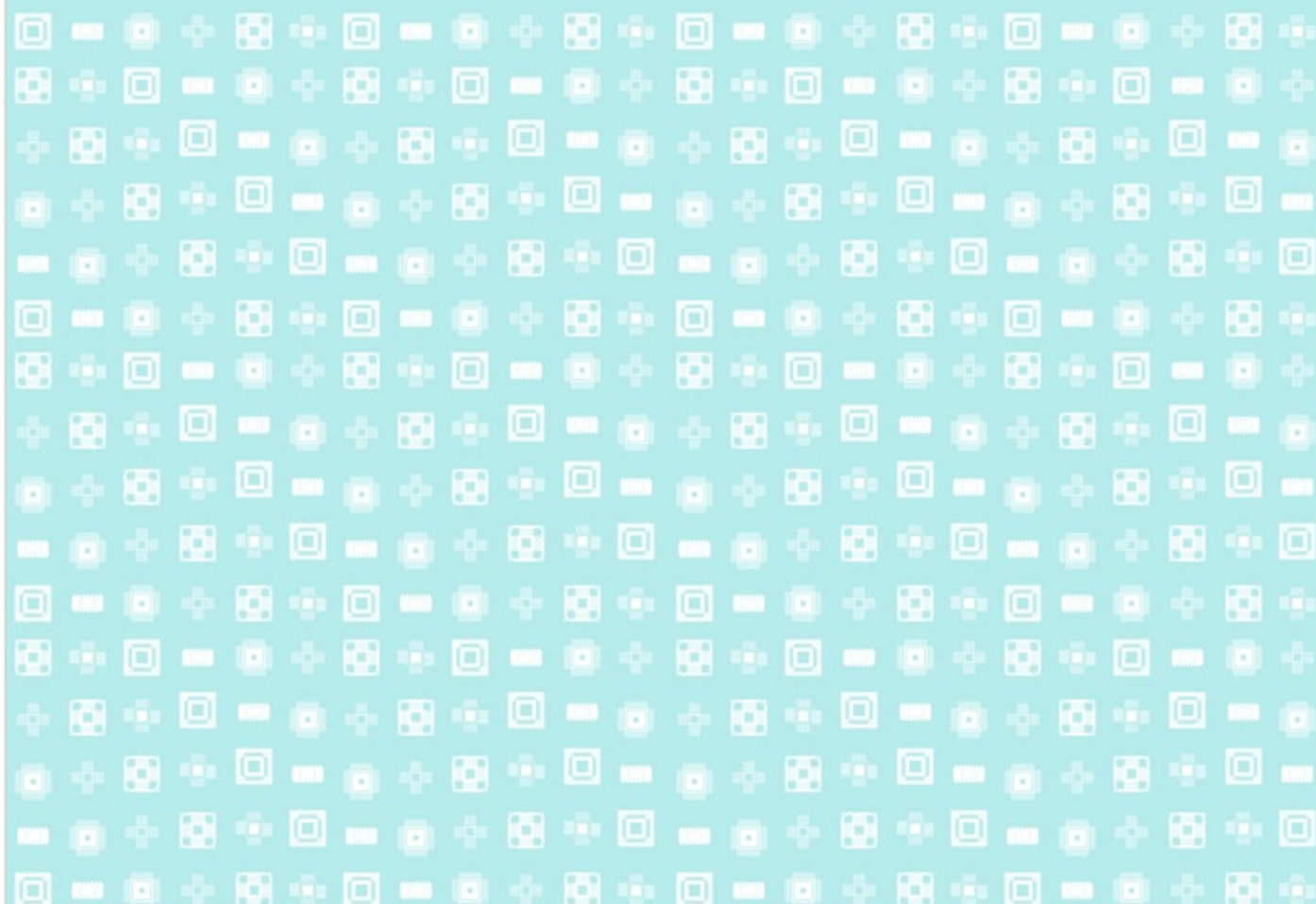
Зарубежные аналоги:
Отсутствуют

Отечественные аналоги:
Отсутствуют

Основные характеристики:

- Напряжение питания: 3,3 В;
- Максимальная длительность импульса: не менее 2,0 нс;
- Минимальная длительность импульса: не более 0,5 нс;
- Потребляемый ток: не более 350 мА;
- Минимальная задержка между задним фронтом импульса и стробом УВХ: не более 2 нс;
- Максимальная задержка между импульсом и стробом УВХ: не менее 100 нс;
- Максимальная частота выдачи импульсов: не менее 80 МГц;
- Минимальная частота выдачи импульсов: не более 10 МГц;
- Количество независимых УВХ и АЦП: 8;
- Тактовая частота встроенного контроллера: 50 МГц;
- Разрядность встроенного контроллера: 16 бит;
- Количество разрядов АЦП: 12 бит;
- Корпус: МК 8304.624-1 (предварительно).

ИЗДЕЛИЯ МАЛОЙ СТЕПЕНИ ИНТЕГРАЦИИ



ОБОЗНАЧЕНИЕ ИЗДЕЛИЯ	АНАЛОГ	ФУНКЦИОНАЛЬНОЕ НАЗНАЧЕНИЕ	ТУ	КОРПУС
Серия 109				
Логические элементы				
109ЛИ1	нет	Логический элемент «6И»	АЕЯР.431270.270ТУ	401.14-5
Серия 133				
Коммутаторы и ключи прочие				
133КП2	SN54153	Сдвоенный селектор мультимплексор 4-1	И63.088.023ТУ12/02	402.16-32
133КП5	SN54152	Мультимплексор восемь каналов на один без стробирования	И63.088.023ТУ31/02	401.14-5
133КП7	SN54151	Селектор мультимплексор на 8 каналов со стробированием	И63.088.023ТУ18/02	402.16-32
Логические элементы И				
133ЛИ1	SN5408	Четыре логических элемента «2И»	И63.088.023ТУ21/02	401.14-5
133ЛИ5	SN55451	Два логических элемента «2И» с мощным открытым коллекторным выходом	И63.088.023ТУ44/02	401.14-5
Логические элементы И-ИЛИ-НЕ				
133ЛР1	SN5450	Два логических элемента «2-2И-2ИЛИ-НЕ», один, расширяемый по «ИЛИ»	И63.088.023ТУ7/02	401.14-5
133ЛР3	SN5453	Логический элемент «2-2-2-3И-4ИЛИ-НЕ» с возможностью расширения по «ИЛИ»	И63.088.023ТУ7/02	401.14-5
133ЛР4	SN5455	Логический элемент «4-4И-2ИЛИ-НЕ» с возможным расширением по «ИЛИ»	И63.088.023ТУ7/02	401.14-5
Логические элементы И-НЕ				
133ЛА1	SN5420	Два логических элемента «4И - НЕ»	И63.088.023ТУ7/02	401.14-5
133ЛА2	SN5430	Логический элемент «8И - НЕ»	И63.088.023ТУ7/02	401.14-5
133ЛА3	SN5400	Четыре логических элемента «2И - НЕ»	И63.088.023ТУ7/02	401.14-5
133ЛА4	SN5410	Три логических элемента «3И - НЕ»	И63.088.023ТУ7/02	401.14-5
133ЛА6	SN5440	Два логических элемента «4И - НЕ» с повышенной нагрузочной способностью	И63.088.023ТУ7/02	401.14-5
133ЛА7	SN5422	Два логических элемента «4И - НЕ» с открытым коллектором и повышенной нагрузочной способностью	И63.088.023ТУ7/02	401.14-5
133ЛА7А	SN7222	Два логических элемента 4И-НЕ с открытым коллектором	И63.088.023ТУ7/02	401.14-5
133ЛА8	SN5401	Четыре логических элемента «2И - НЕ» с открытым коллектором	И63.088.023ТУ7/02	401.14-5
133ЛА10	SN5412	Три логических элемента «3И-НЕ» с открытым коллекторным выходом	И63.088.023-48ТУ/02	401.14-5
133ЛА11	SN5426	Четыре 2-х входовых логических элемента «И -НЕ» с открытым коллектором	И63.088023ТУ45/02	401.14-5
133ЛА12	SN5437	Четыре 2-х входовых логических элемента «И -НЕ»	И63.088.023ТУ51/02	402.16-32

I33ЛА15	SN5400	Четыре логических элемента «2И-НЕ»	И63.088.023ТУ40/02	401.14-5
Логические элементы ИЛИ				
I33ЛЛ1	SN5432	Четыре логических элемента «2ИЛИ»	И63.088.023ТУ37/02	401.14-5
Логические элементы ИЛИ-НЕ				
I33ЛЕ1	SN5402	Четыре логических элемента «2ИЛИ- НЕ»	И63.088.023ТУ37/02	401.14-5
I33ЛЕ3	SN5425	Два логических элемента «4ИЛИ - НЕ» со стробированием	И63.088.023-48ТУ/02	401.14-5
I33ЛЕ5А	SN5428	Буферное устройство (четыре 2-х логических элемента «ИЛИ - НЕ»)	И63.088.023-53ТУ/02	402.16-6.02 402.16-32
I33ЛЕ6А	SN54128	Магистральный усилитель (четыре 2-х входов логических элемента «ИЛИ - НЕ»)	И63.088.023-53ТУ/02	402.16-6.02 402.16-32
Логические элементы НЕ				
I33ЛН1	SN5404	Шесть инверторов	И63.088.023ТУ22/02	401.14-5
I33ЛН2	SN5405	Шесть инверторов с открытым коллектором	И63.088.023-48ТУ/02	401.14-5
I33ЛН3А	SN5406	Шесть буферных инверторов с повышенным коллекторным напряжением	И63.088.023-43ТУ/02	402.16-32
I33ЛН5А	SN5416	Шесть буферных инверторов с открытым коллектором и повышенным коллекторным напряжением	И63.088.023-43ТУ/02	402.16-32
Логические элементы прочие				
I33ЛП5	SN7486	Четыре 2-х входов логических элементов «ИСКЛЮЧАЮЩЕЕ ИЛИ»	И63.088.023ТУ31/02	401.14-5
I33ЛП8	SN54125	Четыре буферных вентиля с тремя состояниями на выходе	И63.088.023-56ТУ/02	401.14-5
I33ЛП9А	SN5407	Шесть буферных формирователей с открытым высоковольтным коллекторным выходом	И63.088.023-56ТУ/02	401.14-5
Логические элементы расширители				
I33ЛД1	SN5460	Два 4-х входных расширителя по «ИЛИ» с прямыми и инверсными выходами	И63.088023ТУ7/02	401.14-4.01
I33ЛД3	нет	8-и входных расширителя по «ИЛИ»	И63.088023ТУ7/02	401.14-5
Схемы запоминающих устройств ОЗУ				
I33РУ5	93410FM	ОЗУ 256 бит (256 x 1)	И63.088.023ТУ27/02	402.16-18
I33РУ7	93425FM	ОЗУ 1024 бит (1024 x 1)	И63.088.023ТУ26/02	402.16-32
Схемы цифровых устройств прочие				
I33ИП2	SN54180	8-и разрядная схема контроля четности	И63.088.023-38ТУ/02	401.14-5
Схемы цифровых устройств регистры				
I33ИР1	SN5495	4-х разрядный универсальный сдвиговый регистр	И63.088.023ТУ12/02	401.14-5
Схемы цифровых устройств сумматоры				
I33ИМ1	SN5480	Одноразрядный полный сумматор	И63.088.023ТУ14/02	401.14-5

I33IM2	SN5482	2-х разрядный двоичный сумматор	И63.088.023ТУ14/02	401.14-5
I33IM3	SN5483	Четырехразрядный двоичный полный сумматор с ускоренным переносом	И63.088.023ТУ14/02	402.16-32
Схемы цифровых устройств счетчики				
I33IE2	SN5490	4-х разрядный асинхронный двоично-десятичный счетчик	И63.088.023ТУ11/02	401.14-5
I33IE4	SN5492	4-х разрядный асинхронный счетчик-делитель на 12	И63.088.023ТУ11/02	401.14-5
I33IE5	SN5493	4-х разрядный асинхронный двоичный счетчик	И63.088.023ТУ11/02	401.14-5
I33IE6	SN54192	Двоично-десятичный 4-х разрядный реверсивный счетчик	И63.088.023ТУ15/02	402.16-32
I33IE7	SN54193	4-х разрядный двоичный реверсивный счетчик	И63.088.023ТУ15/02	402.16-32
I33IE8	SN5497	4-х разрядный делитель частоты с переменным коэффициентом деления	И63.088.023ТУ16/02	402.16-6.02
Триггеры Шмитта				
I33TL1	SN5413	Два триггера Шмитта с логическим элементом на входе	И63.088.023ТУ34/02	401.14-5
Триггеры типа D (с задержкой)				
I33TM2	SN5474	Два «D»- триггера	И63.088.023ТУ20/02	401.14-5
I33TM5	SN5477	Четыре «D» - триггера	И63.088.023ТУ12/02	401.14-5
I33TM7	SN5475	Четыре «D» - триггера с прямыми и инверсивными выходами	И63.088.023ТУ12/02	402.16-32
Триггеры типа JK (универсальные)				
I33TV1	SN5472	Триггер «J-K» с логикой на выходе ЗИ	И63.088.023ТУ7/02	401.14-5
Формирователи импульсов прямоугольной формы				
I33AG1	SN54121	Одновибратор с логическим элементом «ИЛИ-И» на входе	И63.088.023ТУ34/02	401.14-5
I33AG3	SN54123	Сдвоенный одновибратор с повторным запуском	И63.088.023ТУ58/02	402.16-32
Серия I40				
Логические элементы				
I40UD11	нет	Быстродействующий операционный усилитель	АЕЯР.431130.201ТУ	3101.8-9.01
Серия I53				
Многофункциональные схемы цифровые				
I53UD1	MA709	Операционный усилитель	АЕЯР.431130.845-01У	301-8.01 3101.8-9.01
I53UD2	LM101	Операционный усилитель	АЕЯР.431130.845-02У	301-8.01 3101.8-9.01
I53UD6	LM107	Операционный усилитель	АЕЯР.431130.845-03У	301-8.01 3101.8-9.01

Серия 169				
Усилители прочие				
169УП1	SN55107	2 усилителя сигналов для линии связи блоков ЭВМ	И63.088.064-07ТУ/02	401.14-5
169УП2	SN55154	Четыре усилителя сигналов для линий связи аппаратуры передачи данных	И63.088.064 ТУ10/02	402.16-7
Усилители считывания и воспроизведения				
169УЛ1	нет	4-х канальный однополярный усилитель воспроизведения	И63.088.064-01ТУ	402.16-32
169УЛ2	нет	2-х канальный усилитель воспроизведения с управляемой полярочувствительностью	И63.088.064-01ТУ	402.16-32
169УЛ5	нет	2-х канальный усилитель воспроизведения с управляемой полярочувствительностью и триггерным выходом	И63.088.064-05ТУ	402.16-32
Формирователи адресных токов				
169АА1	нет	Два формирователя втекающего тока 200 мА	И63.088.064-02ТУ	402.16-7.02 402.16-7
169АА2	нет	Формирователь втекающего тока 500 мА	И63.088.064-02ТУ	402.16-7.02 402.16-7
169АА3	нет	Формирователь вытекающего тока 500 мА	И63.088.064-02ТУ	402.16-7.02 402.16-7
Формирователи прочие				
169АП1	SN55110	Два формирователя сигналов для линий связи блоков ЭВМ	И63.088.064-08ТУ/02	401.14-5
169АП2	SN55150	Два формирователя сигналов для линий связи аппаратуры передачи данных	И63.088.064 ТУ10/02	402.16-7.02 402.16-7
Серия 514				
Дешифраторы				
514ИД1ТММ	MSD047	Семисегментный дешифратор (СИД, Общ. К)	АЕЯР.431240.679ТУ	402.16-32
514ИД2ТММ	MSD102	Семисегментный дешифратор (СИД, Общ. А)	АЕЯР.431240.679ТУ	402.16-32
Серия 521				
Схемы сравнения по напряжению (компараторы)				
521СА3	PM211 / 311	Компаратор напряжения	АЕЯР.431350.129-02ТУ	301.8-2
521СА5	нет	Компаратор напряжения	АЕЯР.431350.129-04	401.14-5
521СА201СММ		Компаратор напряжения	АЕЯР.431350.129-01ТУ	3101.8-8.01
Серия 526				
526ПС1СММ	нет	Двойной балансный смеситель	АЕЯР.431320.526ТУ	3107.12-3.01
Серия 530				
Генераторы прямоугольных сигналов				
530ГГ1	нет	Два генератора управления напряжением	АЕЯР.431200.140-19ТУ	402.16-32

Коммутаторы и ключи прочие				
530КП2	SN54S153	Сдвоенный цифровой селектор-мультиплексор 4-1	АЕЯР.431200.140-06ТУ	402.16-32
530КП11	SN54S257	Четырехразрядный селектор 2-1 с тремя устойчивыми состояниями	АЕЯР.431200.140-07ТУ	402.16-32
530КП14	SN54S258	Четырехразрядный селектор 2-1 с тремя устойчивыми состояниями с инверсными выходами	АЕЯР.431200.140-07ТУ	402.16-25
530КП15	SN54S251	Селектор-мультиплексор 8-1 с тремя состояниями на выходах	АЕЯР.431200.140-23ТУ	402.16-25
Логические элементы И				
530ЛИ1	SN54S08	Четыре логических элемента «2И»	АЕЯР.431200.140-41ТУ	402.16-32
530ЛИ3	SN54S11	Три логических элемента «3И»	АЕЯР.431200.140-04ТУ	401.14-5
Логические элементы И-ИЛИ-НЕ				
530ЛР9	SN54S64	Логический элемент 4-2-3-2И-4ИЛИ-НЕ	АЕЯР.431200.140-05ТУ	401.14-5
530ЛР11	SN54S51	Два логических элемента 2-2И-2ИЛИ-НЕ	АЕЯР.431200.140-05ТУ	401.14-5
Логические элементы И-НЕ				
530ЛА1	SN54S20	Два логических элемента «4И-НЕ»	АЕЯР.431200.140-01ТУ	401.14-5
530ЛА2	SN54S30	Логический элемент «8И-НЕ»	АЕЯР.431200.140-01ТУ	401.14-5
530ЛА3	SN54S00	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.140-01ТУ	401.14-5
530ЛА4	SN54S10	Три логических элемента «3И-НЕ»	АЕЯР.431200.140-04ТУ	401.14-5
530ЛА9	SN54S03	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.140-11ТУ	401.14-5
530ЛА16	SN54S140	Два логических элемента «4И-НЕ» (магистральный усилитель)	АЕЯР.431200.140-10ТУ	401.14-5
530ЛА17	нет	Два логических элемента «4И-НЕ» (магистральный усилитель с тремя состояниями на выходе)	АЕЯР.431200.140-10ТУ	401.14-5
530ЛАЗН1	SN54S00	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.210-01ТУ	б/к
Логические элементы ИЛИ				
530ЛЛ1	SN54S32	Четыре логических элемента «2ИЛИ»	АЕЯР.431200.140-29ТУ	401.14-5
Логические элементы ИЛИ-НЕ				
530ЛЕ1	SN54S02N	Четыре логических элемента «2ИЛИ-НЕ»	АЕЯР.431200.140-11ТУ	401.14-5
Логические элементы НЕ				
530ЛН1	SN54S04	Шесть инверторов	АЕЯР.431200.140-11ТУ	401.14-5
530ЛН2	SN54S05	Шесть инверторов с открытым коллектором	АЕЯР.431200.140-20ТУ	401.14-5
Логические элементы прочие				
530ЛП5	SN54S86	Четыре логических элемента «Исключающее 2ИЛИ»	АЕЯР.431200.140-02ТУ	401.14-5
Схемы запоминающих устройств ОЗУ				
530РУ2	нет	Статическое ОЗУ 64 бит (16x4)	АЕЯР.431200.140-28ТУ	402.16-25
Схемы сравнения прочие				
530СП1	SN54S85	Схема сравнения двух четырехразрядных чисел	АЕЯР.431200.140-09ТУ	402.16-32

Схемы цифровых устройств прочие				
530ИПЗ	SN54S181	4-х разрядное арифметико-логическое устройство (АЛУ)	АЕЯР.431200.140-12ТУ	4118.24-3
530ИП5	SN54S280	Девятиразрядная схема контроля четности/нечетности	АЕЯР.431200.140-14ТУ	401.14-5
Схемы цифровых устройств счетчики				
530ИЕ15	SN54S197	Асинхронный двоичный счетчик с предварительной установкой	АЕЯР.431200.140-35ТУ	401.14-5
530ИЕ16	SN54S168	Синхронный 4-х разрядный реверсивный двоично-десятичный счетчик	АЕЯР.431200.140-17ТУ	402.16-32
530ИЕ17	SN54S169	Синхронный 4-х разрядный реверсивный двоичный счетчик	АЕЯР.431200.140-15ТУ	402.16-32
Триггеры Шмитта				
530ТЛЗ	SN54S132	Четыре триггера Шмитта с логикой 2И-НЕ на входе	АЕЯР.431200.140-21ТУ	401.14-5
Триггеры типа D (с задержкой)				
530ТМ2	SN54S74	Два D-триггера	АЕЯР.431200.140-16ТУ	401.14-5
530ТМ8	SN54S175	Счетверенный D-триггер	АЕЯР.431200.140-27ТУ	402.16-32
530ТМ9	SN54S174	Шесть D-триггеров	АЕЯР.431200.140-22ТУ	402.16-32
Триггеры типа JK (универсальные)				
530ТВ9	SN54S112	Двойной J-K триггер с установкой нуля и единицы	АЕЯР.431200.140-03ТУ	402.16-32
530ТВ10	SN54S113	Двойной J-K триггер с установкой единицы	АЕЯР.431200.140-03ТУ	401.14-5
530ТВ11	SN54S114	Сдвоенный J-K триггер с установкой «0» и «1» и общей установкой нуля и синхронизацией	АЕЯР.431200.140-03ТУ	401.14-5
Формирователи прочие				
530АП2	нет	Двунаправленный усилитель-формирователь	АЕЯР.431200.140-15ТУ	402.16-32
Серия 533				
Коммутаторы и ключи прочие				
533КП2	SN54LS153	Сдвоенный селектор-мультиплексор 4-1	6КО.347.141-02ТУ/02	402.16-32
533КП7	SN54LS151	Селектор-мультиплексор 8-1 со стробированием	6КО.347.141-02ТУ/02	402.16-18
533КП11	SN54LS257	4-разрядный селектор 2-1 с тремя устойчивыми состояниями	6КО.347.141-05ТУ/02	402.16-32
533КП12	SN54LS253	2-разрядный 4-канальный коммутатор с тремя устойчивыми состояниями по выходу	6КО.347.141-02ТУ/02	402.16-32
533КП13S	SN54LS298	Четыре 2-входовых мультиплексора с запоминанием	6КО.347.141-04ТУ/02	402.16-32
533КП14	SN54LS258	4-разрядный селектор 2-1 с тремя устойчивыми состояниями с инверсным выходом	6КО.347.141-05ТУ/02	402.16-32
533КП15	SN54LS251	8-входовый селектор-мультиплексор с тремя состояниями	6КО.347.141ТУ10/02	402.16-32

533КП16	SN54LS157	4-разрядный мультиплексор 2-1	6КО.347.141-05ТУ/02	402.16-32
533КП17	SN54LS353	Сдвоенный селектор-мультиплексор 4х1 с тремя состояниями выходов и инверсией	6КО.347.141-59ТУ/02	402.16-32
Логические элементы И				
533ЛИ1	SN54LS08	Четыре логических элемента 2И	6КО.347.141ТУ1/02	401.14-5
533ЛИ2	SN54LS09	Четыре логических элемента 2И с открытым коллекторным выходом	6КО.347.141ТУ24/02	401.14-5
533ЛИ3	SN54LS11	Три логических элемента «3И»	6КО.347.141ТУ16/02	401.14-5
533ЛИ6	SN54LS21	Два логических элемента «4И»	6КО.347.141ТУ1/02	401.14-5
Б533ЛИ1-1	SN54LS21	Четыре логических элемента «2И»	6КО.347.173-01ТУ	б/к
Б533ЛИ6-1	SN54LS21	Два логических элемента «4И»	6КО.347.173-01ТУ	б/к
Логические элементы И-ИЛИ-НЕ				
533ЛР4	SN54LS55	Логический элемент «2-4И-2ИЛИ-НЕ»	6КО.347.141-18ТУ/02	401.14-5
533ЛР11	SN54LS51	Логические элементы «2-2И- 2ИЛИ-НЕ», «3-3И-2ИЛИ-НЕ»	6КО.347.141ТУ1/02	401.14-5
533ЛР13	SN54LS54	Логический элемент (2-3-3-2)И-4ИЛИ-НЕ	6КО.347.141-21ТУ/02	401.14-5
Б533ЛР11-1	нет	Логические элементы «2-2И- 2ИЛИ-НЕ», «3-3И-2ИЛИ-НЕ»	6КО.347.173-01ТУ	б/к
Логические элементы И-НЕ				
533ЛА1	SN54LS20	Два логических элемента 4И-НЕ	6КО.347.141ТУ1/02	401.14-5
533ЛА2	SN54LS30	Логический элемент 8И-НЕ	6КО.347.141ТУ1/02	401.14-5
533ЛА3	SN54LS00	Четыре логических элемента 2И-НЕ	6КО.347.141ТУ1/02	401.14-5
533ЛА4	SN54LS10	Три логических элемента 3И-НЕ	6КО.347.141ТУ7/02	401.14-5
533ЛА6	SN54LS40	Два логических элемента 4И-НЕ с повышенной нагрузочной способностью	6КО.347.141ТУ58/02	401.14-5
533ЛА7	нет	Два логических элемента 4 И-НЕ с открытым коллектором	6КО.347.141-18ТУ/02	401.14-5
533ЛА9	SN54LS03	Четыре логических элемента 2И-НЕ с открытым коллектором	6КО.347.141ТУ1/02	401.14-5
533ЛА10	SN54LS12	Три трехходовых логических элемента И-НЕ с открытым коллекторным выходом	6КО.347.141ТУ24/02	401.14-5
533ЛА12	SN54LS37	Четыре логических элемента 2И-НЕ с повышенной нагрузочной способностью	6КО.347.141-36ТУ/02	401.14-5
533ЛА13	SN54LS38	Четыре логических буферных элемента 2И-НЕ с открытым коллектором	6КО.347.141-35ТУ/02	401.14-5
Б533ЛА1-1	нет	Два логических элемента «4И - НЕ»	6КО.347.173-01ТУ	б/к
Б533ЛА2-1	нет	Логический элемент «8И - НЕ»	6КО.347.173-01ТУ	б/к
Б533ЛА3-1	нет	Четыре логических элемента «2И - НЕ»	6КО.347.173-01ТУ	б/к

Б533ЛА4-І	нет	Три логических элемента «ЗИ - НЕ»	6КО.347.173-07ТУ	б/к
Б533ЛА9-І	нет	Четыре логических элемента «2И-НЕ» с открытым коллектором	6КО.347.173-01ТУ	б/к
Логические элементы ИЛИ				
533ЛЛІ	SN54LS32	Четыре логических элемента «2ИЛИ»	6КО.347.141ТУ7/02	401.14-5
Логические элементы ИЛИ-НЕ				
533ЛЕІ	SN54LS02	Четыре логических элемента 2ИЛИ-НЕ	6КО.347.141ТУ7/02	401.14-5
533ЛЕ4	SN54LS27	Три логических элемента 3ИЛИ-НЕ	6КО.347.141ТУ46/02	401.14-5
Логические элементы НЕ				
533ЛНІ	SN54LS04	Шесть инверторов	6КО.347.141ТУ1/02	401.14-5
533ЛН2	SN54LS05	Шесть инверторов с открытым коллекторным выходом	6КО.347.141ТУ14/02	401.14-5
Б533ЛНІ-І	SN54LS04	Шесть инверторов	6КО.347.173-01ТУ	б/к
Логические элементы прочие				
533ЛП3	нет	Три логических элемента мажоритарной логики два из трех «2-2-2И-ЗИЛИ-НЕ»	6КО.347.141-17ТУ/02	401.14-5
533ЛП5	SN54LS86	Четыре 2-входовых логических элемента «ИСКЛЮЧАЮЩЕЕ ИЛИ»	6КО.347.141ТУ8/02	401.14-5
533ЛП8	SN54LS125	Четыре буферных элемента с тремя состояниями выходов	6КО.347.141-05ТУ/02	401.14-5
Б533ЛП5-І	SN54LS86	Четыре 2-входовых логических элемента «ИСКЛЮЧАЮЩЕЕ ИЛИ»	6КО.347.173-08ТУ	б/к
Схемы сравнения прочие				
533СПІ	SN54LS85	Схема сравнения двух 4-разрядных чисел	6КО.347.141-03ТУ/02	402.16-32
Схемы цифровых устройств дешифраторы				
533ИД3	SN54LS154	Дешифратор-демультиплексор 4 x 16	6КО.347.141ТУ60/02	4118.24-1
533ИД4	SN54LS155	Сдвоенный дешифратор, мультиплексор 2-4	6КО.347.141ТУ15/02	402.16-32
533ИД5	SN54LS42	Сдвоенный дешифратор-демультиплексор (с открытым коллектором)	6КО.347.141-55ТУ/02	402.16-32
533ИД6	SN54LS156	Двоично-десятичный дешифратор 4-10	6КО.347.141ТУ32/02	402.16-32
533ИД7	SN54LS138	Двоичный дешифратор на 8 направлений	6КО.347.141-02ТУ/02	402.16-32
533ИД10	SN54LS145	Дешифратор 4-10 с открытым коллектором	6КО.347.141ТУ10/02	402.16-32
533ИД18	SN54LS247	Дешифратор двоично-десятичного кода в 7-сегментный с высоковольтным (15В) открытым коллектором	6КО.347.141ТУ64/02	402.16-32
533ИД19	нет	Дешифратор-демультиплексор 4-16 с открытыми коллекторными входами	6КО.347.141ТУ60/02	4118.24-1
Схемы цифровых устройств прочие				
533ИП3	SN54LS181	АЛУ	6КО.347.141ТУ25/02	4118.24-1.1

533ИП4	SN54LS182	Схема быстрого переноса для АЛУ	6КО.347.141ТУ26/02	402.16-32
533ИП5	SN54LS280	9-разрядная схема контроля четности / нечетности	6КО.347.141-04ТУ/02	401.14-5
533ИП6	SN54LS242	Шинный приемопередатчик с инверсией	6КО.347.141-49ТУ/02	401.14-5
533ИП7	SN54LS243	Шинный приемопередатчик с тремя состояниями на выходах	6КО.347.141-49ТУ/02	401.14-5
Схемы цифровых устройств регистры				
533ИР8	SN54LS164	8-разрядный последовательный регистр сдвига с параллельными выходами	6КО.347.141ТУ42/02	401.14-5
533ИР11А	SN54LS194А	4-разрядный универсальный регистр сдвига	6КО.347.141ТУ38/02	402.16-32
533ИР16	SN54L295	4-разрядный универсальный регистр сдвига	6КО.347.141-03ТУ/02	401.14-5
533ИР22	SN54LS373	Регистр восьмиразрядный буферный с потенциальным управлением	6КО.347.141-20ТУ/02	4118.24-1
533ИР23	SN54LS374	Регистр 8-разрядный буферный с импульсным управлением и тремя состояниями на выходах	6КО.347.141-20ТУ/02	4118.24-1
533ИР25	SN54LS395	4-разрядный параллельный сдвиговый регистр с тремя состояниями	6КО.347.141ТУ27/02	402.16-32
533ИР26	SN54LS670	4х4-регистрационный файл с тремя состояниями на выходе	6КО.347.141ТУ37/02	402.16-32
533ИР27	SN54LS377	8-разрядный регистр с разрешением записи	6КО.347.141ТУ62/02	4118.24-1
533ИР32	SN54LS170	4х4-регистрационный файл с открытым коллекторным выходом	6КО.347.141-56ТУ/02	402.16-32
Б533ИР11А-1	SN54LS194А	4-х разрядный универсальный регистр сдвига	6КО.347.173-38ТУ	б/к
533ИР9	SN54LS165	8-разрядный регистр сдвига с параллельно-последовательным вводом информации	6КО.347.141-51ТУ/02	402.16-32
533ИР28	SN54LS322	8-разрядный последовательно-параллельный регистр сдвига с тремя состояниями на выходах	6КО.347.141ТУ-52/02	4118.24-1.1
533ИР29	SN54LS323	Восьмибитовый универсальный сдвиговый регистр с тремя состояниями	6КО.347.141ТУ-53/02	4118.24-1.1
Схемы цифровых устройств сумматоры				
533ИМ5	SN54LS183	Два 1-разрядных полных сумматора	6КО.347.141ТУ43/02	402.16-32
533ИМ6	SN54LS283	4-х разрядный двоичный сумматор с ускоренным переносом	6КО.347.141ТУ33/02	402.16-32

Схемы цифровых устройств счетчики				
533IE5	SN54LS93	4-разрядный асинхронный двоичный счетчик	6КО.347.141ТУ61/02	401.14-5
533IE6	SN54LS192	4-разрядный двоично-десятичный реверсивный счетчик	6КО.347.141-03ТУ/02	402.16-18
533IE7	SN54LS193	4-разрядный двоичный реверсивный счетчик	6КО.347.141-03ТУ/02	402.16-32
533IE9	SN54LS160A	4-разрядный синхронный двоично-десятичный счетчик	6КО.347.141-19ТУ/02	402.16-32
533IE10	SN54LS161A	4-разрядный синхронный двоичный счетчик	6КО.347.141-19ТУ/02	402.16-32
533IE13	SN54LS191	4-разрядный синхронный реверсивный двоичный счетчик	6КО.347.141ТУ61/02	402.16-32
533IE14	SN54LS196	Асинхронный двоично-десятичный счетчик с предварительной установкой	6КО.347.141-19ТУ/02	401.14-5
533IE15	SN54LS197	Асинхронный 4-разрядный двоичный счетчик с предварительной установкой	6КО.347.141-19ТУ/02	401.14-5
533IE18	SN54LS163A	4-разрядный двоичный счетчик с синхронной установкой на «0»	6КО.347.141-74ТУ/02	402.16-32
533IE19	SN54LS393	Два 4-разрядных двоичных счетчика с индивидуальной синхронизацией и сбросом	6КО.347.141-65ТУ/02	401.14-5
533IE20	SN74LS390	Два двоично-десятичных счетчика с коэффициентом деления 2 и 5 с синхронизацией сбросом	6КО.347.141-67ТУ/02	402.16-32
533IE17	SN54LS169A	Синхронный 4-разрядный двоичный реверсивный счетчик	6КО.347.141-71ТУ/02	402.16-32
Схемы цифровых устройств шифраторы				
533IB3	SN54LS147	Приоритетный шифратор 10-4	6КО.347.141-47ТУ/02	402.16-32
533IB1	SN54LS148	Приоритетный шифратор 8-3	6КО.347.141ТУ38/02	402.16-32
533IB2	SN54LS348	Приоритетный шифратор 8-3	6КО.347.141ТУ40/02	402.16-32
Триггеры Шмитта				
533ТЛ2	SN54LS14	Шесть триггеров Шмитта - инверторов	6КО.347.141ТУ16/02	401.14-5
Б533ТЛ2-1	SN54LS14	Шесть триггеров Шмитта - инверторов	6КО.347.173-16ТУ	б/к
Триггеры типа D (с задержкой)				
533ТМ2	SN54LS74	Два D-триггера	6КО.347.141ТУ44/02	401.14-5
533ТМ7	SN54LS75	Четыре D-триггера с прямыми и инверсными выходами	6КО.347.141ТУ38/02	402.16-32
533ТМ8	SN54LS175	Четыре D-триггера с прямыми и инверсными выходами	6КО.347.141ТУ11/02	402.16-32
533ТМ9	SN54LS174	Шесть D - триггеров	6КО.347.141ТУ11/02	402.16-32
Б533ТМ2-1	SN54LS74	Два D-триггера	6КО.347.173-44ТУ	б/к
Триггеры типа JK (универсальные)				
533ТВ6	SN54LS107	Два JK - триггера со сбросом	6КО.347.141ТУ13/02	401.14-5
533ТВ9	SN54LS112	Двойной JK - триггер с установкой нуля и единицы	6КО.347.141ТУ23/02	402.16-32.05

Б533ТВ6-1	нет	Два JK-триггера со сбросом	6КО.347.173-06ТУ	б/к
Триггеры типа RS (с отдельным запуском)				
533ТР2	SN54LS279	Четыре «RS»- триггера	6КО.347.141ТУ9/02	402.16-32
Формирователи импульсов прямоугольной формы				
533АГ3	SN54LS123	Два одновибратора с повторным запуском	6КО.347.141ТУ45/02	402.16-32
Формирователи прочие				
533АП3	SN54LS240	Два 4-х канальных формирователя с тремя состояниями на выходе с инверсией сигнала и инверсным управлением	6КО.347.141-50ТУ/02	4118.24-1
533АП4	SN54LS241	Два 4-х канальных формирователя с тремя состояниями на выходе с прямым и инверсным управлением	6КО.347.141ТУ45/02	4118.24-1
533АП5	SN54LS244	Два 4-х канальных формирователя с тремя состояниями на выходе с инверсным	6КО.347.141-50ТУ/02	4118.24-1
533АП6	SN54LS245	Восьмиканальный двунаправленный формирователь с тремя состояниями на выходе	6КО.347.141-50ТУ/02	4118.24-1
Серия 537				
Схемы запоминающих устройств ОЗУ				
537РУ2 А, Б	HM6504-5	ОЗУ 4096 бит (4К x 1)	6КО.347.243-02ТУ	427.18-2.01
Н537РУ2А	HM6504-5	ОЗУ 4096 бит (4К x 1)	6КО.347.243-02ТУ	НО9.18-1В
537РУ8 А, Б	HM6117-2	ОЗУ 16 Кбит (2К x 8)	6КО.347.243-08ТУ	4131.24-3.01
Н537РУ8А	HM6117-2	ОЗУ 16 Кбит (2К x 8)	6КО.347.243-08ТУ	НО8.24-1В
537РУ9 А, Б	HM6516-2	ОЗУ 16 Кбит (2К x 8)	6КО.347.243-09ТУ	4131.24-3.01
Н537РУ9А	HM6516-2	ОЗУ 16 Кбит (2К x 8)	6КО.347.243-09ТУ	НО8.24-1В
537РУ18Б	HM65262	ОЗУ 16 Кбит (16К x 1)	6КО.347.243-18ТУ	4131.24-3.01
537РУ19 А,Б,В,	MPD4361С-70	ОЗУ 64 Кбит (64К x 1)	6КО.347.243-19ТУ	4119.28-8
Н537РУ19А,Б,В	MPD4361С-70	ОЗУ 64 Кбит (64К x 1)	6КО.347.243-19ТУ	Н16.48-2В
537РУ29	IDT7132L70	Двухпортовая ОЗУ 16 Кбит с организацией 2К x 8	6КО.347.243-29ТУ	4134.48-5
Схемы запоминающих устройств прочие				
537РП1	IDT7203L	Регистровая ЗУ /ОЗУ статическое/ типа FIFO с организацией 2К x 9	6КО.347.243-61ТУ	4183.28-8
Серия 550				
Усилители прочие				
550УП1	нет	Оконечный усилитель постоянного и переменного тока	6КО.347.062ТУ	201.16-1
Серия 556				
Схемы запоминающих устройств ПЗУ с возможностью однократного программирования				
Р556РТ1	N82S101	Программируемая логическая матрица (16 вх. переменных, 48 конъюнкций, 8 вых. функций)	6КО.347.227-01ТУ	2121.28-1
556РТ1	S82S101	Программируемая логическая матрица (16 вх. переменных, 48 конъюнкций, 8 вых. функций)	6КО.347.239-01ТУ	4119.28-1

556PT2	S82S100	ПЛМ (16р вх. переменных, 48 конъюкций, 8 вых. функций) выход на три состояния	6КО.347.239-02ТУ	4119.28-1
M556PT2	N82S100	ПЛМ (16р вх. переменных, 48 конъюкций, 8 вых. функций) выход на три состояния	6КО.347.237-02ТУ	2121.28-2
556PT4A	3601	ППЗУ 256 х 4 с открытым коллектором	6КО.347.239-04ТУ	402.16-32
P556PT4A	3601	ППЗУ 256 х 4 с открытым коллектором	6КО.347.227-04ТУ	238.16-2
M556PT5	3604	ППЗУ 512 х 8 с открытым коллектором	6КО.347.237-05ТУ	2120.24-19
P556PT5	3604	ППЗУ 512 х 8 с открытым коллектором	6КО.347.227-05ТУ	239.24-2
556PT5	3604	ППЗУ 512 х 8 с открытым коллектором	6КО.347.239-05ТУ	4118.24-1
M556PT6A	DM87S190	ППЗУ 2К х 8 с открытым коллектором	6КО.347.237-06ТУ	2120.24-19
556PT6A	DM87S190	ППЗУ 2К х 8 с открытым коллектором	6КО.347.239-06ТУ	405.24-2
M556PT7A	S82S191	ППЗУ 256 х 4 с тремя состояниями	6КО.347.237-07ТУ	2120.24-19
556PT7A	S82S191	ППЗУ 256 х 4 с тремя состояниями	6КО.347.239-07ТУ	405.24-2
M556PT161	N82HS641B	ППЗУ 8К слов х 8 разрядов с тремя состояниями	6КО.347.237-16ТУ	2120.24-19
556PT161	N82HS641B	ППЗУ 8К слов х 8 разрядов с тремя состояниями	6КО.347.239-16ТУ	4131.24-3.0
Формирователи прочие				
556API	нет	Формирователь импульсного питания для ППЗУ,	6КО.347.661ТУ	402.16-32
Серия 564				
Генераторы прямоугольных сигналов				
564ГГ1	CD4046AK	Генератор с фазовой автоподстройкой частоты	АЕЯР.431200.136-33ТУ	402.16-32
Коммутаторы и ключи прочие				
564КП1	CD4052AK	Двойной 4-х каналный мультиплексор	АЕЯР.431200.136-02ТУ	402.16-32
H564КП1	CD4052A	Двойной 4-х каналный мультиплексор	АЕЯР.431200.136-02ТУ	H04.16-1B
564КП2	CD4051AK	Восьмиканальный мультиплексор	АЕЯР.431200.136-06ТУ	402.16-32
H564КП2	CD4051AK	Восьмиканальный мультиплексор	АЕЯР.431200.136-06ТУ	H04.16-1B
Коммутаторы и ключи тока				
564КТ3	CD4066AK	Четыре двунаправленных переключателя	АЕЯР.431200.136-20ТУ	401.14-5
H564КТ3	CD4066AK	Четыре двунаправленных переключателя	АЕЯР.431200.136-20ТУ	H02.14-1B
Логические элементы И-ИЛИ				
564ЛС1	нет	Три логических элемента 3И- ИЛИ	АЕЯР.431200.136-29ТУ	401.14-5
564ЛС2	CD4019AK	Четыре логических элемента «И-ИЛИ»	АЕЯР.431200.136-07ТУ	402.16-32
H564ЛС2	CD4019AK	Четыре логических элемента «И-ИЛИ»	АЕЯР.431200.136-07ТУ	H04.16-1B
Логические элементы И-НЕ				
564ЛА7	CD4011AK	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.136-01ТУ	401.14-5
H564ЛА7	CD4011AK	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.136-01ТУ	H02.14-1B
564ЛА8	CD4012AK	Два логических элемента «4И-НЕ»	АЕЯР.431200.136-01ТУ	401.14-5
H564ЛА8	CD4012AK	Два логических элемента «4И-НЕ»	АЕЯР.431200.136-01ТУ	H02.14-1B
564ЛА9	CD4023A	Три 3-входовых элемента «И-НЕ»	АЕЯР.431200.136-21ТУ	401.14-5
H564ЛА9	CD4023A	Три 3-входовых элемента «И-НЕ»	АЕЯР.431200.136-21ТУ	H02.14-1B
564ЛА10	CD40107AK	Два логических элемента «2И- НЕ» с открытым стоковым выходом	АЕЯР.431200.136-24ТУ	401.14-5

Н564ЛА10	CD40107AK	Два логических элемента «2И- НЕ» с открытым стоковым выходом	АЕЯР.431200.136-24ТУ	Н02.14-1В
Логические элементы ИЛИ-НЕ				
564ЛЕ5	CD4001AK	Четыре логических элемента «2ИЛИ-НЕ»	АЕЯР.431200.136-13ТУ	401.14-5
Н564ЛЕ5	CD4001AK	Четыре логических элемента «2ИЛИ-НЕ»	АЕЯР.431200.136-13ТУ	Н02.14-1В
564ЛЕ6	CD4002AK	Два логических элемента «4ИЛИ-НЕ»	АЕЯР.431200.136-13ТУ	401.14-5
Н564ЛЕ6	CD4002AK	Два логических элемента «4ИЛИ-НЕ»	АЕЯР.431200.136-13ТУ	Н02.14-1В
564ЛЕ10	CD4025AK	Три 3-х входовых элемента «ИЛИ-НЕ»	АЕЯР.431200.136-21ТУ	401.14-5
Н564ЛЕ10	CD4025AK	Три 3-х входовых элемента «ИЛИ-НЕ»	АЕЯР.431200.136-21ТУ	Н02.14-1В
Логические элементы НЕ				
564ЛН1	CD4502AK	Шесть логических элементов «НЕ» с запретом и тремя состояниями на выходе	АЕЯР.431200.136-09ТУ	402.16-32
Н564ЛН1	CD4502AK	Шесть логических элементов «НЕ» с запретом и тремя состояниями на выходе	АЕЯР.431200.136-09ТУ	Н04.16-1В
564ЛН2	CD4049AK	Шесть логических элементов «НЕ»	АЕЯР.431200.136-02ТУ	401.14-5
Н564ЛН2	CD4049AK	Шесть логических элементов «НЕ»	АЕЯР.431200.136-02ТУ	Н02.14-1В
Логические элементы прочие				
564ЛП2	CD4030AK	4 логических элемента «ИСКЛЮЧАЮЩИЕ ИЛИ»	АЕЯР.431200.136-13ТУ	401.14-5
Н564ЛП2	CD4030AK	4 логических элемента «ИСКЛЮЧАЮЩИЕ ИЛИ»	АЕЯР.431200.136-13ТУ	Н02.14-1В
564ЛП13	нет	Три 3-х входовых мажоритарных логических элемента	АЕЯР.431200.136-01ТУ	401.14-5
Н564ЛП13	нет	Три 3-х входовых мажоритарных логических элемента	АЕЯР.431200.136-01ТУ	Н02.14-1В
Преобразователи уровня				
564ПУ4	CD4050AK	Шесть преобразователей уровня	АЕЯР.431200.136-07ТУ	402.16-32
Н564ПУ4	CD4050AK	Шесть преобразователей уровня	АЕЯР.431200.136-07ТУ	Н04.16-1В
564ПУ6	CD40109AK	Четыре преобразователя уровня	АЕЯР.431200.136-24ТУ	402.16-32
Н564ПУ6	CD40109AK	Четыре преобразователя уровня	АЕЯР.431200.136-24ТУ	Н04.16-1В
564ПУ7	нет	Шесть преобразователей высокого уровня (с L на H) с инверсией	АЕЯР.431200.136-30ТУ	401.14-5
Н564ПУ7	нет	Шесть преобразователей высокого уровня (с L на H) с инверсией	АЕЯР.431200.136-30ТУ	Н02.14-1В
564ПУ8	CD40116AK	Восьмиразрядный двунаправленный преобразователь для сопряжения ТТЛ-КМОП	АЕЯР.431200.136-30ТУ	401.14-5
Н564ПУ8	CD40116AK	Восьмиразрядный двунаправленный преобразователь для сопряжения ТТЛ- КМОП	АЕЯР.431200.136-30ТУ	Н06.24-1В
Схемы запоминающих устройств ОЗУ				
564РУ2А, 2Б	CD4061AK	Оперативное ЗУ (статическое) 256x1	АЕЯР.431200.136-10ТУ	402.16-32
Схемы сравнения по напряжению				
564СА1	CD4531AK	12-и разрядная схема сравнения	АЕЯР.431200.136-22ТУ	402.16-32

H564CA1	CD4531AK	12-и разрядная схема сравнения	АЕЯР.431200.136-22ТУ	H04.16-1В
Схемы цифровых устройств дешифраторы				
564ИД1	CD4028A	Двоично-десятичный дешифратор	АЕЯР.431200.136-11ТУ	402.16-32
H564ИД1	CD4028A	Двоично-десятичный дешифратор	АЕЯР.431200.136-11ТУ	H02.16-1В
564ИД4	CD4055AK	Дешифратор возбуждения	АЕЯР.431200.136-27ТУ	402.16-32
564ИД5	CD4056AK	Стробирующий дешифратор возбуждения	АЕЯР.431200.136-27ТУ	402.16-32
Схемы цифровых устройств комбинированные				
564ИК1	нет	Встроенный мажоритарно-мультиплексорный элемент	АЕЯР.431200.136-17ТУ	402.16-32
H564ИК1	нет	Встроенный мажоритарно-мультиплексорный элемент	АЕЯР.431200.136-12ТУ	H06.16-1В
564ИК2	нет	Схема управления 5-ти разрядными 7-сегментными светодиодными индикаторами в мультиплексном режиме	АЕЯР.431200.136-34ТУ	4118.24-2
Схемы цифровых устройств прочие				
564ИП2	CD4585AK	4-х разрядная схема сравнения	АЕЯР.431200.136-09ТУ	402.16-32
H564ИП2	CD4585AK	4-х разрядная схема сравнения	АЕЯР.431200.136-09ТУ	H04.16-1В
564ИП3	CD4581AK	Четырехразрядное АЛУ	АЕЯР.431200.136-04ТУ	4118.24-2
564ИП4	CD4582AK	Схема сквозного переноса	АЕЯР.431200.136-05ТУ	402.16-32
564ИП5	MC14554A	Универсальный двухразрядный умножитель	АЕЯР.431200.136-18ТУ	402.16-32
564ИП6	CD40101В	9-ти разрядный контроллер четности	АЕЯР.431200.136-35ТУ	401.14-5
H564ИП3	CD4581AK	Четырехразрядное АЛУ	АЕЯР.431200.136-04ТУ	H06.24-1В
H564ИП4	CD4582AK	Схема сквозного переноса	АЕЯР.431200.136-05ТУ	H04.16-1В
H564ИП6	CD40101В	9-ти разрядный контроллер четности	АЕЯР.431200.136-35ТУ	H02.14-1В
Схемы цифровых устройств регистры				
564ИР1	CD4006AK	18-разрядный статический сдвигающий регистр	АЕЯР.431200.136-26ТУ	401.14-5Н
564ИР2	CD4015AK	Два 4-х разрядных регистра сдвига	АЕЯР.431200.136-11ТУ	402.16-32
H564ИР2	CD4015AK	Два 4-х разрядных регистра сдвига	АЕЯР.431200.136-11ТУ	H04.16-1В
564ИР6	CD4034AK	8-разрядный регистр сдвига	АЕЯР.431200.136-23ТУ	405.24-2
564ИР9	CD4035AK	4-х разрядный последовательно- параллельный регистр	АЕЯР.431200.136-01ТУ	402.16-32
564ИР11	нет	Многоцелевой регистр 8x4 бит	АЕЯР.431200.136-15ТУ	405.24-2
H564ИР6	CD4034AK	8-разрядный регистр сдвига	АЕЯР.431200.136-23ТУ	H06.24-1В
H564ИР9	CD4035AK	4-х разрядный последовательно-параллельный регистр	АЕЯР.431200.136-01ТУ	H04.16-1В
Схемы цифровых устройств сумматоры				
564ИМ1	CD4008AK	4-х разрядный сумматор	АЕЯР.431200.136-03ТУ	402.16-32
H564ИМ1	CD4008AK	4-х разрядный сумматор	АЕЯР.431200.136-03ТУ	H04.16-1В
Схемы цифровых устройств счетчики				
564ИЕ9	CD4022AK	Счетчик-делитель на 8	АЕЯР.431200.136-08ТУ	402.16-32
H564ИЕ9	CD4022AK	Счетчик-делитель на 9	АЕЯР.431200.136-08ТУ	H04.16-1В
564ИЕ10	CD4520AK	Два 4-х разрядных счетчика	АЕЯР.431200.136-09ТУ	402.16-32
H564ИЕ10	CD4520AK	Два 4-х разрядных счетчика	АЕЯР.431200.136-09ТУ	H04.16-1В

564IE11	CD4516AK	4-х разрядный двоичный реверсивный счетчик	АЕЯР.431200.136-03ТУ	402.16-32
Н564IE11	CD4516AK	4-х разрядный двоичный реверсивный счетчик	АЕЯР.431200.136-03ТУ	Н04.16-1В
564IE14	CD4029AK	Двоично/двоично-десятичный 4-х разрядный реверсивный счетчик с предварительной установкой	АЕЯР.431200.136-16ТУ	402.16-32
Н564IE14	CD4029AK	Двоично/двоично-десятичный 4-х разрядный реверсивный счетчик с предварительной установкой	АЕЯР.431200.136-16ТУ	Н04.16-1В
564IE15	CD4059AK	Программируемый счетчик	АЕЯР.431200.136-17ТУ	4118.24-2
Триггеры Шмитта				
564ТЛ1	CD4093А	Четыре триггера Шмитта с входной логикой «2И-НЕ»	АЕЯР.431200.136-31ТУ	401.14-5
Триггеры типа D (с задержкой)				
564ТМ2	CD4013AK	Два триггера «D»- типа	АЕЯР.431200.136-01ТУ	401.14-5
Н564ТМ2	CD4013AK	Два триггера «D»- типа	АЕЯР.431200.136-01ТУ	Н02.14-1В
564ТМ3	CD4042AK	Четыре «D»- триггера	АЕЯР.431200.136-8ТУ	402.16-32
Н564ТМ3	CD4042AK	Четыре «D»- триггера	АЕЯР.431200.136-08ТУ	Н04.16-1В
Триггеры типа JK (универсальные)				
564ТВ1	CD4027AK	Два «JK»- триггера	АЕЯР.431200.136-14ТУ	402.16-32
Н564ТВ1	CD4027AK	Два «JK»- триггера	АЕЯР.431200.136-14ТУ	Н04.16-1В
Триггеры типа RS (с отдельным запуском)				
564ТР2	CD4043AK	Четыре «RS»- триггера	АЕЯР.431200.136-8ТУ	402.16-32
Н564ТР2	CD4043AK	Четыре «RS»- триггера	АЕЯР.431200.136-08ТУ	Н04.16-1В
Усилители индикации				
564УМ1	CD4054AK	Усилитель индикации	АЕЯР.431200.136-2ТУ	402.16-32
Н564УМ1	CD4054AK	Усилитель индикации	АЕЯР.431200.136-27ТУ	Н04.16-1В
Формирователи импульсов прямоугольной формы				
564АГ1	CD4098AK	Два моностабильных мультивибратора	АЕЯР.431200.136-32ТУ	402.16-32
Серия 572				
Преобразователи сигналов аналого-цифровые				
572ПВ1	нет	АЦП на 12 разрядов, последовательного приближения	БКО.347.182 ТУЗ	4134.28-2
572ПВ4,А	AD7581	АЦП на 8 разрядов, 8 каналов, последовательного приближения	АЕЯР.431320.160-06ТУ	2121.28-6
572ПВ4 ММ	нет	Восьмиканальная восьмиразрядная аналого-цифровая система сбора данных со встроенным ОЗУ, сопрягаемая с микропроцессорами	АЕЯР.431320.160-06ТУ	2121.28-6
572ПВ4Б ММ	нет	Восьмиканальная восьмиразрядная аналого-цифровая система сбора данных со встроенным ОЗУ, сопрягаемая с микропроцессорами	АЕЯР.431320.160-06ТУ	2121.28-6
Преобразователи сигналов цифро-аналоговые				
572ПА1А,Г,Д	AD7520	10-разрядный умножающий ЦАП с токовым выходом	АЕЯР.431320.160-01ТУ	201.16-15
572ПА2А,Б,Д	AD7545	12-разрядный умножающий ЦАП с токовым выходом	АЕЯР.431320.160-01ТУ	201.16-15
572ПА2Б ММ	AD7545	12-разрядный умножающий цифро-аналоговый преобразователь с токовым выходом	АЕЯР.431320.160-02ТУ	4134.48 – 2

Серия 585				
Многофункциональные схемы цифровые				
585ХЛ4	нет	Многофункц. синхронизатор 4-х разрядный	6КО.347.181ТУ7	402.16-32
Схемы цифровых устройств комбинированные				
585ИК01	MW3001	Блок микропрограммного управления 8-ми разрядный	6КО.347.181ТУ1	41122.40-1
585ИК02	MW3002	Центральный процессорный элемент 2-х разрядный	6КО.347.181ТУ2	4119.28-1
585ИК03	MW3003	Схема ускоренного переноса 8-ми разрядный	6КО.347.181ТУ3	4119.28-1
585ИК14	MW3214	Блок приоритетного прерывания 8 - разрядный	6КО.347.181ТУ5	1106.24-2В
Схемы цифровых устройств регистры				
585ИР12	MW3212	8-ми разрядный регистр ввода/вывода с тремя состояниями	6КО.347.181ТУ4	405.24-2
Формирователи прочие				
585АП16	IP3216	Шинный формирователь 4-х разрядный	6КО.347.181ТУ6	402.16-32
585АП26	IP3226	Шинный формирователь с инверсией 4-х разрядный	6КО.347.181ТУ6	402.16-32
Серия 597				
597СА2А, Б	нет	Компаратор напряжения	АЕЯР.431350.785ТУ	402.16-32
597СА3А, Б	нет	Компаратор напряжения	АЕЯР.431350.785ТУ	402.16-32
597СА3А ТММ	нет	Два компаратора напряжения	АЕЯР.431350.785ТУ	402.16-32.09
597СА3Б ТММ	нет	Два компаратора напряжения	АЕЯР.431350.785ТУ	402.16-32.09
Серия 1114				
Схемы сравнения по напряжению (компараторы)				
1114ЕУЗН4	TL494	СХЕМА УПРАВЛЕНИЯ ИМПУЛЬСНЫМ ИП	ДВУК.431429.004ТУ	Кристаллы на пластине
Серия 1329				
Схемы сравнения по напряжению (компараторы)				
1329ПП1	AD654	ПРЕОБРАЗОВАТЕЛЬ НАПРЯЖЕНИЕ-ЧАСТОТА	АЕЯР.431320.812ТУ	Н02.8-2В, 3108.8-1
Серия 1401				
Схемы сравнения по напряжению (компараторы)				
1401СА1	LM339	Четыре компаратора напряжения средней точности	АЕЯР.431130.149-03ТУ	201.14-10
Усилители операционные				
1401УД2А	LM324	Четыре ОУ	АЕЯР.431130.149-01ТУ	201.14-10
Серия 1508				
Схемы сравнения по напряжению (компараторы)				
1508ПЛ1	нет	СИНТЕЗАТОР ЧАСТОТЫ	463.487.127-27	401.14-5М
Серия 1526				
Коммутаторы и ключи прочие				
1526КП1	CD4052АК	Двойной 4-х каналный мультиплексор	АЕЯР.431200.139-03ТУ	402.16-32
1526КП2	CD4051АК	Восьмиканальный мультиплексор	АЕЯР.431200.139-03ТУ	402.16-32
Коммутаторы и ключи тока				
1526КТ3	CD4066АК	Четыре двунаправленных переключателя	АЕЯР.431200.139-04ТУ	401.14-5

Логические элементы И-ИЛИ				
1526ЛС2	CD4019AK	Четыре логических элемента «И-ИЛИ»	АЕЯР.431200.139-11ТУ	402.16-32
Логические элементы И-НЕ				
1526ЛА7	CD4011AK	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.139-01ТУ	401.14-5
1526ЛА8	CD4012AK	Два логических элемента «4И-НЕ»	АЕЯР.431200.139-01ТУ	401.14-5
1526ЛА9	CD4023AK	Три 3-входовых элемента «И-НЕ»	АЕЯР.431200.139-07ТУ	401.14-5
1526ЛА10	нет	Два логических элемента «2И-НЕ» с открытым стоковым выходом	АЕЯР.431200.139-05ТУ	401.14-5
Логические элементы ИЛИ-НЕ				
1526ЛЕ5	CD4001AK	Четыре логических элемента «2ИЛИ-НЕ»	АЕЯР.431200.139-15ТУ	401.14-5
1526ЛЕ6	CD4002AK	Два логических элемента «4ИЛИ-НЕ»	АЕЯР.431200.139-15ТУ	401.14-5
1526ЛЕ10	CD4025AK	Три 3-х входных элемента «ИЛИ-НЕ»... ЗИЛИ- НЕ	АЕЯР.431200.139-07ТУ	401.14-5
Логические элементы НЕ				
1526ЛН1	нет	6 логических элементов «НЕ» с блокировкой и запретом	АЕЯР.431200.139-13ТУ	402.16-32
1526ЛН2	CD4049AK	Шесть логических элементов «НЕ»	АЕЯР.431200.139-01ТУ	401.14-5
Логические элементы прочие				
1526ЛП2	CD4030AK	4 логических элемента «ИСКЛЮЧАЮЩИЕ ИЛИ»	АЕЯР.431200.139-15ТУ	401.14-5
1526ЛП13	нет	Три 3-х входных мажоритарных логических элемента	АЕЯР.431200.139-01ТУ	401.14-5
Преобразователи сигналов уровня (согласователи)				
1526ПУ4	CD4050AK	Шесть преобразователей уровня	АЕЯР.431200.139-11ТУ	402.16-32
1526ПУ6	нет	Четыре преобразователя уровня	АЕЯР.431200.139-05ТУ	402.16-32
1526ПУ7	нет	Шесть преобразователей высокого уровня (с низкого на высокий) с инверсией	АЕЯР.431200.139-05ТУ	401.14-5
1526ПУ8	нет	Шесть преобразователей высокого уровня (с низкого на высокий) без инверсии	АЕЯР.431200.139-05ТУ	401.14-5
1526ПУ9	нет	Двухнаправленный 8-разрядный преобразователь уровня	АЕЯР.431200.139-20ТУ	4118.24-2
Схемы запоминающих устройств ОЗУ				
1526РУ2А, Б	нет	Оперативное ЗУ (статическое) 256x1	АЕЯР.431200.139-19ТУ	402.16-32
Схемы цифровых устройств дешифраторы				
1526ИД1	нет	Двоично-десятичный дешифратор	АЕЯР.431200.139-05ТУ	402.16-32
Схемы цифровых устройств комбинированные				
1526ИК1	нет	Строенный мажоритарно-мультиплексорный элемент	АЕЯР.431200.139-05ТУ	402.16-32
Схемы цифровых устройств прочие				
1526ИП2	нет	4-разрядная схема сравнения	АЕЯР.431200.139-13ТУ	402.16-32
1526ИП3	CD4581AK	Арифметико-логическое устройство	АЕЯР.431200.139-05ТУ	4118.24-2
1526ИП4	CD4582AK	Схема сквозного переноса	АЕЯР.431200.139-05ТУ	402.16-32
1526ИП6	нет	9-разрядная схема контроля четности-нечетности	АЕЯР.431200.139-05ТУ	401.14-5
Схемы цифровых устройств регистры				
1526ИР1	CD4006AK	18-разрядный статический регистр сдвига	АЕЯР.431200.139-10ТУ	401.14-5

I526IP2	CD4015AK	Два 4-разрядных регистра сдвига	АЕЯР.431200.139-05ТУ	402.16-32
I526IP6	нет	8-разрядный регистр сдвига	АЕЯР.431200.139-09ТУ	405.24-2
I526IP9	CD4035AK	4-разрядный последовательно-параллельный регистр	АЕЯР.431200.139-02ТУ	402.16-32
I526IP11	нет	Многоцелевой регистр 8x4 бит	АЕЯР.431200.139-14ТУ	4118.24-2
I526IP13	нет	12-разр. регистр последовательного включения	АЕЯР.431200.139-08ТУ	4118.24-2
Схемы цифровых устройств сумматоры				
I526IM1	CD4008AK	4-разрядный сумматор	АЕЯР.431200.139-03ТУ	402.16-32
Схемы цифровых устройств счетчики				
I526IE10	нет	Два 4-разрядных счетчика	АЕЯР.431200.139-13ТУ	402.16-32
I526IE11	CD4516AK	4-разрядный двоичный реверсивный счетчик	АЕЯР.431200.139-02ТУ	402.16-32
I526IE14	нет	Двоично / двоично-десятичный четырехразрядный счетчик с предварительной установкой	АЕЯР.431200.139-02ТУ	402.16-32
I526IE9	нет	Счетчик-делитель на 8	АЕЯР.431200.139-12ТУ	402.16-32
Триггеры Шмитта				
I526TL1	CD4093AK	4 триггера Шмитта с входной логикой «2И-НЕ»	АЕЯР.431200.139-22ТУ	401.14-5
Триггеры типа D (с задержкой)				
I526TM2	CD4013AK	Два «D»- триггера	АЕЯР.431200.139-02ТУ	401.14-5
I526TM3	CD4042AK	Четыре «D»- триггера	АЕЯР.431200.139-12ТУ	402.16-32
Триггеры типа JK (универсальные)				
I526TV1	нет	Два триггера «J-K»	АЕЯР.431200.139-16ТУ	402.16-33 402.16-33Н
Триггеры типа RS (с отдельным запуском)				
I526TP2	CD4043AK	Четыре «RS»- триггера	АЕЯР.431200.139-12ТУ	402.16-32
Формирователи импульсов прямоугольной формы				
I526AG1	CD4098AK	2 моностабильных мультивибратора	АЕЯР.431200.139-21ТУ	402.16-32
Серия I533				
Логические элементы И-НЕ				
I533ЛА1 TMM	SN54ALS20	Два логических элемента «4И-НЕ»	АЕЯР.431200.737-01ТУ	401.14-5
I533ЛА2 TMM	SN54ALS30	Логический элемент «8И-НЕ»	АЕЯР.431200.737-01ТУ	401.14-5
I533ЛА3 TMM	SN54ALS00	Четыре логических элемента «2И-НЕ»	АЕЯР.431200.737-01ТУ	401.14-5
I533ЛА4 TMM	SN54ALS10	Три логических элемента «3И-НЕ»	АЕЯР.431200.737-04ТУ	401.14-5
I533ЛА8 TMM	SN54ALS01	Четыре логических элемента «2И-НЕ» с открытым коллектором	АЕЯР.431200.737-04ТУ	401.14-5
I533ЛА9 TMM	SN54ALS03	Четыре логических элемента «2И-НЕ» с открытым коллектором	АЕЯР.431200.737-04ТУ	401.14-5
Логические элементы ИЛИ-НЕ				
I533ЛЕ1 TMM	SN54ALS02	Четыре логических элемента «2ИЛИ-НЕ»	АЕЯР.431200.737-03ТУ	401.14-5
Логические элементы И				
I533ЛИ1 TMM	SN54ALS08	Четыре логических элемента «2И»	АЕЯР.431200.737-03ТУ	401.14-5
Логические элементы И-ИЛИ-НЕ				
I533ЛР11 TMM	SN54ALS51	Логические элементы «2-2И-2ИЛИ-НЕ, 2-3И-2ИЛИ-НЕ»	АЕЯР.431200.737-02ТУ	401.14-5

I533ЛР13 TMM	SN54ALS54	Логический элемент 2-3-3-2И-4ИЛИ-НЕ	АЕЯР.431200.737-02ТУ	401.14-5
I533ЛР4 TMM	SN54ALS55	Логический элемент 4-4И-2ИЛИ-НЕ с возможностью расширения по ИЛИ	АЕЯР.431200.737-02ТУ	401.14-5
Триггеры D-типа				
I533ТМ2 TMM	SN54ALS74	2 D-триггера	АЕЯР.431200.737-05ТУ	401.14-5
I533ТМ9ТММ	«Интеграл» I533ТМ9	Шесть D - триггеров	АЕЯР.431200.737 - 24ТУ	402.16-32 или 32.01
Схемы цифровых устройств				
I533ИР23 TMM	SN54ALS374	Регистр 8-разрядный буферный с импульсным управлением и тремя состояниями на выходе	АЕЯР.431200.737-26ТУ	4153.20-1.01
I533ИР33 TMM	SN54ALS573	Восьмиразрядный буферный регистр	АЕЯР.431200.737-10ТУ	4153.20-6
I533ИР37 TMM	SN54ALS574	Регистр 8-разрядный буферный с импульсным управлением и тремя состояниями на выходе	АЕЯР.431200.737-22ТУ	4153.20-1.01
I533АП3 TMM	SN54ALS240	Два четырехканальных формирователя с тремя состояниями на выходе с инверсией сигнала с инверсным управлением	АЕЯР.431200.737-32ТУ	4153.20-6
I533АП4 TMM	SN54ALS241	Два четырехканальных формирователя с тремя состояниями на выходе с прямым и инверсным управлением	АЕЯР.431200.737-32ТУ	4153.20-6
I533АП5 TMM	SN54ALS244	Два четырехканальных формирователя с тремя состояниями на выходе с инверсным управлением	АЕЯР.431200.737-32ТУ	4153.20-6
I533АП6 TMM	SN54ALS245	Восьмиканальный двунаправленный формирователь с тремя состояниями на выходе	АЕЯР.431200.737-32ТУ	4153.20-6
I533ТР2 TMM	SN54ALS279	Четыре триггера R-S	АЕЯР.431200.737-08ТУ	402.16-32
I533СП1 TMM	SN54ALS85	Схема сравнения двух четырехразрядных чисел	АЕЯР.431200.737-13ТУ	402.16-32
I533ИЕ10 TMM	SN54ALS161	Четырехразрядный двоичный счетчик с асин- хронной установкой в состояние логический «0»	АЕЯР.431200.737-27ТУ	402.16-32
I533КП17 TMM	SN54ALS353	Сдвоенный селектор мультиплексор 4x1 с тремя состояниями на выходе	АЕЯР.431200.737-20ТУ	402.16-32
I533КП19 TMM	SN54ALS352	Сдвоенный селектор мультиплексор 4x1	АЕЯР.431200.737-20ТУ	402.16-32
I533ЛН1 TMM	«Интеграл» 533ЛН1	6 инверторов с двумя состояниями на выходах	АЕЯР.431200.737-14ТУ	401-14
I533ЛН2 TMM	«Интеграл» I533ЛН2	6 инверторов с открытым коллектором на выходах	АЕЯР.431200.737-14ТУ	401-14
I533КП11 TMM	SN54ALS257 «Интеграл» I533КП11	4 селектора\мультиплексора 2-1 с тремя состояниями на выходах	АЕЯР.431200.737-55ТУ	402-16
I533КП11А TMM	SN54ALS257	4- разрядный селектор 2-1 с тремя устойчивыми состояниями	АЕЯР.431200.737 - 55ТУ	402.16-32 или 402.16-32.01 или 402.16-32.09
I533КП14 TMM	SN54ALS2	4- разрядный селектор 2-1 с тремя устойчивыми состояниями с инверсными выходами	АЕЯР.431200.737 - 28ТУ	402.16-32 или 402.16-32.01 или 402.16-32.09

1533КП16 ТММ	«Интеграл» 1533КП18	4-разрядный селектор – мультиплексор 2 - 1	АЕЯР.431200.737 - 19ТУ	402.16-32 или 402.16-32.01 или 402.16-32.09
1533КП18 ТММ	«Интеграл» 1533КП16	4 - разрядный селектор – мультиплексор 2 – 1 с инверсными выходами	АЕЯР.431200.737 - 19ТУ	402.16-32 или 402.16-32.01 или 402.16-32.09
Серия 1802				
Схемы сравнения по напряжению				
1802ВВ1	нет	Схема обмена информации	БК0.347.253ТУ4	4138.42-3
1802ВВ2	нет	Схема интерфейса	БК0.347.253ТУ5	4138.42-3
1802ВР1	нет	Арифметический расширитель	БК0.347.253ТУ3	4138.42-3
1802ВР4	нет	Умножитель 12 x 12 разрядов	БК0.347.253-08ТУ	4209.68-1
1802ВР5	нет	Умножитель 16 x 16 разрядов	БК0.347.253-09ТУ	4209.68-1
1802ВР7	нет	Быстродействующий параллельный умножитель 8 x 8 разрядов	БК0.347.253-15ТУ	4138.42-3
1802ВС1	нет	8-разрядная микропроцессорная секция	БК0.347.253ТУ2	4138.42-3
1802ИМ1	нет	4-разрядный сумматор	БК0.347.253-11ТУ	4123.48-1,1.01
1802ИР1	нет	Двухадресный регистр общего назначения	БК0.347.253ТУ1	4118.24-8,1,1.05
1802ИР1	нет	Двухадресный регистр общего назначения	БК0.347.253ТУ1	Кристаллы на пластине

УСЛОВНЫЕ ОБОЗНАЧЕНИЯ



- микросхема категории качества «военная приёмка»



- возможна категория качества ОТК по запросу



- спецстойкость



- температурный диапазон использования микросхемы



- изделие 1-ого уровня — микросхема полностью отечественного производства

124460, России, Москва, Зеленоград
1-й Западный проезд, дом 12, стр.1
8 800 200 7129
globalsales@mikron.ru
www.mikron.ru